



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
GXB L1		REFCLK3lp					N28				
GXB L1		REFCLK3ln					N29				
GXB L1		GXB TX L11n					H32				
GXB L1		GXB TX L11p					H31				
GXB L1		GXB RX L11n,GXB REFCLK L11n					J34				
GXB L1		GXB RX L11p,GXB REFCLK L11p					J33				
GXB L1		GXB TX L10n					K32				
GXB L1		GXB TX L10p					K31				
GXB L1		GXB RX L10n,GXB REFCLK L10n					L34				
GXB L1		GXB RX L10p,GXB REFCLK L10p					L33				
GXB L1		GXB TX L9n					M32				
GXB L1		GXB TX L9p					M31				
GXB L1		GXB RX L9n,GXB REFCLK L9n					N34				
GXB L1		GXB RX L9p,GXB REFCLK L9p					N33				
GXB L1		GXB TX L8n					P32				
GXB L1		GXB TX L8p					P31				
GXB L1		GXB RX L8n,GXB REFCLK L8n					R34				
GXB L1		GXB RX L8p,GXB REFCLK L8p					R33				
GXB L1		GXB TX L7n					T32				
GXB L1		GXB TX L7p					T31				
GXB L1		GXB RX L7n,GXB REFCLK L7n					U34				
GXB L1		GXB RX L7p,GXB REFCLK L7p					U33				
GXB L1		GXB TX L6n					V32				
GXB L1		GXB TX L6p					V31				
GXB L1		GXB RX L6n,GXB REFCLK L6n					W34				
GXB L1		GXB RX L6p,GXB REFCLK L6p					W33				
GXB L1		REFCLK2lp					R29				
GXB L1		REFCLK2ln					R30				
GXB L0		REFCLK1lp					U28				
GXB L0		REFCLK1ln					U29				
GXB L0		GXB TX L5n					Y32				
GXB L0		GXB TX L5p					Y31				
GXB L0		GXB RX L5n,GXB REFCLK L5n					AA34				
GXB L0		GXB RX L5p,GXB REFCLK L5p					AA33				
GXB L0		GXB TX L4n					AB32				
GXB L0		GXB TX L4p					AB31				
GXB L0		GXB RX L4n,GXB REFCLK L4n					AC34				
GXB L0		GXB RX L4p,GXB REFCLK L4p					AC33				
GXB L0		GXB TX L3n					AD32				
GXB L0		GXB TX L3p					AD31				
GXB L0		GXB RX L3n,GXB REFCLK L3n					AE34				
GXB L0		GXB RX L3p,GXB REFCLK L3p					AE33				
GXB L0		GXB TX L2n					AF32				
GXB L0		GXB TX L2p					AF31				
GXB L0		GXB RX L2n,GXB REFCLK L2n					AG34				
GXB L0		GXB RX L2p,GXB REFCLK L2p					AG33				
GXB L0		GXB TX L1n					AH32				
GXB L0		GXB TX L1p					AH31				
GXB L0		GXB RX L1n,GXB REFCLK L1n					AJ34				
GXB L0		GXB RX L1p,GXB REFCLK L1p					AJ33				
GXB L0		GXB TX L0n					AK32				
GXB L0		GXB TX L0p					AK31				
GXB L0		GXB RX L0n,GXB REFCLK L0n					AL34				
GXB L0		GXB RX L0p,GXB REFCLK L0p					AL33				
GXB L0		REFCLK0lp					W29				
GXB L0		REFCLK0ln					W30				
3A		nCONFIG		nCONFIG			AE30				
3A		TRST		TRST			Y27				
3A		TMS		TMS			AJ30				
3A		TCK		TCK			AN31				
3A		TDI		TDI			AL29				
3A		TDO		TDO			AK29				
3A		nCS0		nCS0			AC27				
3A		AS_DATA3		AS_DATA3			AF27				
3A		AS_DATA2		AS_DATA2			AC28				
3A		AS_DATA1		AS_DATA1			AA29				
3A		AS_DATA0,ASDO		AS_DATA0,ASDO			AF28				
3A		DCLK		DCLK			AB28				
3A	VREFB3A0	IO		CLKUSR	DIFFIO TX B1n	DIFFOUT B1n	AP32	DQ1B		DQ1B	
3A	VREFB3A0	IO		CRC ERROR	DIFFIO TX B1p	DIFFOUT B1p	AP31	DQ1B		DQ1B	
3A	VREFB3A0	IO	RZQ 0		DIFFIO RX B2n	DIFFOUT B2n	AM30	DQSn1B		DQ1B	
3A	VREFB3A0	IO		DEV OE	DIFFIO RX B2p	DIFFOUT B2p	AM31	DQS1B		DQ1B/CQn1B	
3A	VREFB3A0	IO		DEV CLRn	DIFFIO TX B3n	DIFFOUT B3n	AP30	DQ1B		DQ1B	
3A	VREFB3A0	IO		INIT_DONE	DIFFIO TX B3p	DIFFOUT B3p	AN30	DQ1B		DQ1B	
3A	VREFB3A0	IO		nCEO	DIFFIO RX B4n	DIFFOUT B4n	AP28	DQSn2B		DQSn1B/DQ1B	
3A	VREFB3A0	IO		DATA0	DIFFIO RX B4p	DIFFOUT B4p	AN28	DQS2B		DQS1B/CQ1B	
3A	VREFB3A0	IO		DATA1	DIFFIO TX B5n	DIFFOUT B5n	AP27	DQ2B		DQ1B	
3A	VREFB3A0	IO		DATA2	DIFFIO TX B5p	DIFFOUT B5p	AN27	DQ2B		DQ1B	
3A	VREFB3A0	IO		DATA3	DIFFIO RX B6n	DIFFOUT B6n	AL28	DQ2B		DQ1B	
3A	VREFB3A0	IO		DATA4	DIFFIO RX B6p	DIFFOUT B6p	AM28	DQ2B		DQ1B	
3A	VREFB3A0	IO		DATA5	DIFFIO TX B7n	DIFFOUT B7n	AE29	DQ3B		DQ2B	DQ1B
3A	VREFB3A0	IO		DATA6	DIFFIO TX B7p	DIFFOUT B7p	AD29	DQ3B		DQ2B	DQ1B
3A	VREFB3A0	IO		DATA7	DIFFIO RX B8n	DIFFOUT B8n	AC29	DQSn3B		DQ2B	DQ1B
3A	VREFB3A0	IO		DATA8	DIFFIO RX B8p	DIFFOUT B8p	AC30	DQS3B		DQ2B/CQn2B	DQ1B



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
3A	VREFB3A0	IO		DATA9	DIFFIO TX B9n	DIFFOUT B9n	AF29	DQ3B	DQ2B	DQ1B	
3A	VREFB3A0	IO		DATA10	DIFFIO TX B9p	DIFFOUT B9p	AG30	DQ3B	DQ2B	DQ1B	
3A	VREFB3A0	IO		DATA11	DIFFIO RX B10n	DIFFOUT B10n	AB29	DQSn4B	DQSn2B/DQ2B	DQ1B	
3A	VREFB3A0	IO		DATA12	DIFFIO RX B10p	DIFFOUT B10p	AA30	DQSn4B	DQSn2B/CQ2B	DQ1B/CQn1B	
3A	VREFB3A0	IO		DATA13	DIFFIO TX B11n	DIFFOUT B11n	AE28	DQ4B	DQ2B	DQ1B	
3A	VREFB3A0	IO		DATA14	DIFFIO TX B11p	DIFFOUT B11p	AD28	DQ4B	DQ2B	DQ1B	
3A	VREFB3A0	IO		DATA15	DIFFIO RX B12n	DIFFOUT B12n	AB27	DQ4B	DQ2B	DQ1B	
3A	VREFB3A0	IO		DATA16	DIFFIO RX B12p	DIFFOUT B12p	AA28	DQ4B	DQ2B	DQ1B	
3A	VREFB3A0	IO		DATA17	DIFFIO TX B13n	DIFFOUT B13n	AH27	DQ5B	DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA18	DIFFIO TX B13p	DIFFOUT B13p	AG27	DQ5B	DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA19	DIFFIO RX B14n	DIFFOUT B14n	AJ26	DQSn5B	DQ3B	DQSn1B/DQ1B	
3A	VREFB3A0	IO		DATA20	DIFFIO RX B14p	DIFFOUT B14p	AH26	DQSn5B	DQ3B/CQn3B	DQSn1B/CQ1B	
3A	VREFB3A0	IO		DATA21	DIFFIO TX B15n	DIFFOUT B15n	AK28	DQ5B	DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA22	DIFFIO TX B15p	DIFFOUT B15p	AJ27	DQ5B	DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA23	DIFFIO RX B16n	DIFFOUT B16n	AK26	DQSn6B	DQSn3B/DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA24	DIFFIO RX B16p	DIFFOUT B16p	AK27	DQSn6B	DQSn3B/CQ3B	DQ1B	
3A	VREFB3A0	IO		DATA25	DIFFIO TX B17n	DIFFOUT B17n	AM26	DQ6B	DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA26	DIFFIO TX B17p	DIFFOUT B17p	AL26	DQ6B	DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA27	DIFFIO RX B18n	DIFFOUT B18n	AM25	DQ6B	DQ3B	DQ1B	
3A	VREFB3A0	IO		DATA28	DIFFIO RX B18p	DIFFOUT B18p	AL25	DQ6B	DQ3B	DQ1B	
3B	VREFB3B0	IO		DATA29	DIFFIO TX B19n	DIFFOUT B19n	AP25	DO7B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO		DATA30	DIFFIO TX B19p	DIFFOUT B19p	AN25	DO7B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO		DATA31	DIFFIO RX B20n	DIFFOUT B20n	AP24	DQSn7B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO		PR_DONE	DIFFIO RX B20p	DIFFOUT B20p	AN24	DQSn7B	DQ4B/CQn4B	DQ2B	DO1B
3B	VREFB3B0	IO		PR_REQUEST	DIFFIO TX B21n	DIFFOUT B21n	AM23	DO7B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO		PR_READY	DIFFIO TX B21p	DIFFOUT B21p	AL23	DO7B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK0n		DIFFIO RX B22n	DIFFOUT B22n	AK24	DQSn8B	DQSn4B/DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK0p		DIFFIO RX B22p	DIFFOUT B22p	AK25	DQSn8B	DQSn4B/CQ4B	DQ2B/CQn2B	DO1B
3B	VREFB3B0	IO		PR_ERROR	DIFFIO TX B23n	DIFFOUT B23n	AK23	DO8B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO		CvP_CONFDONE	DIFFIO TX B23p	DIFFOUT B23p	AJ23	DO8B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK1n		DIFFIO RX B24n	DIFFOUT B24n	AJ24	DO8B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK1p		DIFFIO RX B24p	DIFFOUT B24p	AH24	DO8B	DQ4B	DQ2B	DO1B
3B	VREFB3B0	IO	FPLL_BL_CLKOUT1,FPLL_BL_CLKOUTn		DIFFIO TX B25n	DIFFOUT B25n	U25	DO9B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO	FPLL_BL_CLKOUT0,FPLL_BL_CLKOUTp,FPLL_BL_FB0		DIFFIO TX B25p	DIFFOUT B25p	U26	DO9B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO	FPLL_BL_CLKOUT3,FPLL_BL_FBn		DIFFIO RX B26n	DIFFOUT B26n	Y25	DQSn9B	DQ5B	DQSn2B/DQ2B	DO1B
3B	VREFB3B0	IO	FPLL_BL_CLKOUT2,FPLL_BL_FBp,FPLL_BL_FB1		DIFFIO RX B26p	DIFFOUT B26p	W25	DQSn9B	DQ5B/CQn5B	DQSn2B/CQ2B	DO1B
3B	VREFB3B0	IO		nPERSTL0	DIFFIO TX B27n	DIFFOUT B27n	W26	DO9B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B27p	DIFFOUT B27p	V25	DO9B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK2n		DIFFIO RX B28n	DIFFOUT B28n	AB28	DQSn10B	DQSn5B/DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK2p		DIFFIO RX B28p	DIFFOUT B28p	AA28	DQSn10B	DQSn5B/CQ5B	DQ2B	DO1B/CQn1B
3B	VREFB3B0	IO			DIFFIO TX B29n	DIFFOUT B29n	AA27	DO10B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B29p	DIFFOUT B29p	Y26	DO10B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK3n		DIFFIO RX B30n	DIFFOUT B30n	AB24	DO10B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO	CLK3p		DIFFIO RX B30p	DIFFOUT B30p	AB23	DO10B	DQ5B	DQ2B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B31n	DIFFOUT B31n	AF26	DO11B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B31p	DIFFOUT B31p	AE26	DO11B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B32n	DIFFOUT B32n	AD26	DQSn11B	DQ6B	DQ3B	DQSn1B/DQ1B
3B	VREFB3B0	IO			DIFFIO RX B32p	DIFFOUT B32p	AC26	DQSn11B	DQ6B/CQn6B	DQ3B	DQSn1B/CQ1B
3B	VREFB3B0	IO			DIFFIO TX B33n	DIFFOUT B33n	AF25	DO11B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B33p	DIFFOUT B33p	AE25	DO11B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B34n	DIFFOUT B34n	AH25	DQSn12B	DQSn6B/DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B34p	DIFFOUT B34p	AG25	DQSn12B	DQSn6B/CQ6B	DQ3B/CQn3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B35n	DIFFOUT B35n	AG24	DO12B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B35p	DIFFOUT B35p	AF24	DO12B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B36n	DIFFOUT B36n	AD24	DO12B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B36p	DIFFOUT B36p	AC24	DO12B	DQ6B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B37n	DIFFOUT B37n	N24	DO13B	DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B37p	DIFFOUT B37p	N23	DO13B	DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B38n	DIFFOUT B38n	R26	DQSn13B	DQ7B	DQSn3B/DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B38p	DIFFOUT B38p	T25	DQSn13B	DQ7B/CQn7B	DQSn3B/CQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B39n	DIFFOUT B39n	T23	DO13B	DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B39p	DIFFOUT B39p	R24	DO13B	DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B40n	DIFFOUT B40n	V23	DQSn14B	DQSn7B/DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B40p	DIFFOUT B40p	U24	DQSn14B	DQSn7B/CQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B41n	DIFFOUT B41n	W24	DO14B	DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO TX B41p	DIFFOUT B41p	V24	DO14B	DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B42n	DIFFOUT B42n	AA24	DO14B	DQ7B	DQ3B	DO1B
3B	VREFB3B0	IO			DIFFIO RX B42p	DIFFOUT B42p	Y24	DO14B	DQ7B	DQ3B	DO1B
3C	VREFB3C0	IO			DIFFIO TX B43n	DIFFOUT B43n	AP21	DO15B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO TX B43p	DIFFOUT B43p	AN21	DO15B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B44n	DIFFOUT B44n	AP22	DQSn15B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B44p	DIFFOUT B44p	AN22	DQSn15B	DQ8B/CQn8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO TX B45n	DIFFOUT B45n	AM22	DO15B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO TX B45p	DIFFOUT B45p	AL22	DO15B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B46n	DIFFOUT B46n	AP19	DQSn16B	DQSn8B/DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B46p	DIFFOUT B46p	AM19	DQSn16B	DQSn8B/CQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO TX B47n	DIFFOUT B47n	AM20	DO16B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO TX B47p	DIFFOUT B47p	AM19	DO16B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B48n	DIFFOUT B48n	AK22	DO16B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B48p	DIFFOUT B48p	AK21	DO16B	DQ8B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO TX B49n	DIFFOUT B49n	V22	DO17B	DQ9B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO TX B49p	DIFFOUT B49p	U22	DO17B	DQ9B	DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B50n	DIFFOUT B50n	Y22	DQSn17B	DQ9B	DQSn4B/DQ4B	DO2B
3C	VREFB3C0	IO			DIFFIO RX B50p	DIFFOUT B50p	W22	DQSn17B	DQ9B/CQn9B	DQSn4B/CQ4B	DO2B



Pin Information for the Arria® V 5AGZME7 Device
Version 1.0
Note (1)

Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
3C	VREFB3C0	IO			DIFFIO TX B51n	DIFFOUT B51n	AA22	DO17B	DQ9B	DQ4B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B51p	DIFFOUT B51p	Y23	DO17B	DQ9B	DQ4B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B52n	DIFFOUT B52n	AB22	DQSn18B	DQSn9B/DQ9B	DQ4B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B52p	DIFFOUT B52p	AB21	DQSn18B	DQSn9B/CQ9B	DQ4B	DQ2B/CQn2B
3C	VREFB3C0	IO			DIFFIO TX B53n	DIFFOUT B53n	AD23	DO18B	DQ9B	DQ4B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B53p	DIFFOUT B53p	AC23	DO18B	DQ9B	DQ4B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B54n	DIFFOUT B54n	AE22	DO18B	DQ9B	DQ4B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B54p	DIFFOUT B54p	AD22	DO18B	DQ9B	DQ4B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B55n	DIFFOUT B55n	AF23	DO19B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B55p	DIFFOUT B55p	AE23	DO19B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B56n	DIFFOUT B56n	AH23	DQSn19B	DQ10B	DQ5B	DQSn2B/DQ2B
3C	VREFB3C0	IO			DIFFIO RX B56p	DIFFOUT B56p	AH22	DQSn19B	DQ10B/CQn10B	DQ5B	DQSn2B/CQ2B
3C	VREFB3C0	IO			DIFFIO TX B57n	DIFFOUT B57n	AG22	DO19B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B57p	DIFFOUT B57p	AF22	DO19B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B58n	DIFFOUT B58n	AH21	DQSn20B	DQSn10B/DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B58p	DIFFOUT B58p	AG21	DQSn20B	DQSn10B/CQ10B	DQ5B/CQn5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B59n	DIFFOUT B59n	AK20	DQ20B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B59p	DIFFOUT B59p	AJ20	DQ20B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B60n	DIFFOUT B60n	AJ21	DQ20B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B60p	DIFFOUT B60p	AH20	DQ20B	DQ10B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B61n	DIFFOUT B61n	W20	DO21B	DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B61p	DIFFOUT B61p	W21	DO21B	DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B62n	DIFFOUT B62n	AA21	DQSn21B	DQ11B	DQSn5B/DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B62p	DIFFOUT B62p	Y21	DQSn21B	DQ11B/CQn11B	DQSn5B/CQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B63n	DIFFOUT B63n	AB20	DO21B	DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B63p	DIFFOUT B63p	AA20	DO21B	DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B64n	DIFFOUT B64n	AC21	DQSn22B	DQSn11B/DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B64p	DIFFOUT B64p	AC20	DQSn22B	DQSn11B/CQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B65n	DIFFOUT B65n	AE20	DQ22B	DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO TX B65p	DIFFOUT B65p	AD20	DQ22B	DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B66n	DIFFOUT B66n	AF21	DQ22B	DQ11B	DQ5B	DQ2B
3C	VREFB3C0	IO			DIFFIO RX B66p	DIFFOUT B66p	AF20	DQ22B	DQ11B	DQ5B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B67n	DIFFOUT B67n	AP18	DQ23B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B67p	DIFFOUT B67p	AN18	DQ23B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B68n	DIFFOUT B68n	AM18	DQSn23B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B68p	DIFFOUT B68p	AL19	DQSn23B	DQ12B/CQn12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B69n	DIFFOUT B69n	AM17	DQ23B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B69p	DIFFOUT B69p	AL17	DQ23B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B70n	DIFFOUT B70n	AK19	DQSn24B	DQSn12B/DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B70p	DIFFOUT B70p	AK17	DQSn24B	DQSn12B/CQ12B	DQ6B/CQn6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B71n	DIFFOUT B71n	AH18	DQ24B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B71p	DIFFOUT B71p	AG19	DQ24B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B72n	DIFFOUT B72n	AK19	DQ24B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B72p	DIFFOUT B72p	AJ18	DQ24B	DQ12B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B73n	DIFFOUT B73n	Y19	DQ25B	DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B73p	DIFFOUT B73p	W19	DQ25B	DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B74n	DIFFOUT B74n	AA18	DQSn25B	DQ13B	DQSn6B/DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO RX B74p	DIFFOUT B74p	Y17	DQSn25B	DQ13B/CQn13B	DQSn6B/CQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B75n	DIFFOUT B75n	Y18	DQ25B	DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B75p	DIFFOUT B75p	W18	DQ25B	DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO	CLK4n		DIFFIO RX B76n	DIFFOUT B76n	AB19	DQSn26B	DQSn13B/DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO	CLK4p		DIFFIO RX B76p	DIFFOUT B76p	AB18	DQSn26B	DQSn13B/CQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B77n	DIFFOUT B77n	AF19	DQ26B	DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO			DIFFIO TX B77p	DIFFOUT B77p	AE19	DQ26B	DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO	CLK5n		DIFFIO RX B78n	DIFFOUT B78n	AG18	DQ26B	DQ13B	DQ6B	DQ2B
3D	VREFB3D0	IO	CLK5p		DIFFIO RX B78p	DIFFOUT B78p	AF18	DQ26B	DQ13B	DQ6B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B139n	DIFFOUT B139n	AD17	DO47B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO	FPLL BC CLKOUT0,FPLL BC CLKOUT1,FPLL BC CLKOUT2,FPLL BC CLKOUT3,FPLL BC FBn		DIFFIO TX B139p	DIFFOUT B139p	AC17	DO47B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B140n	DIFFOUT B140n	W17	DQSn47B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B140p	DIFFOUT B140p	Y16	DQSn47B	DQ14B/CQn14B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B141n	DIFFOUT B141n	W16	DO47B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B141p	DIFFOUT B141p	W15	DO47B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO	CLK6n		DIFFIO RX B142n	DIFFOUT B142n	AF17	DQSn48B	DQSn14B/DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO	CLK6p		DIFFIO RX B142p	DIFFOUT B142p	AF16	DQSn48B	DQSn14B/CQ14B	DQ7B/CQn7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B143n	DIFFOUT B143n	AG15	DO48B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B143p	DIFFOUT B143p	AG16	DO48B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO	CLK7n		DIFFIO RX B144n	DIFFOUT B144n	AD16	DO48B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO	CLK7p		DIFFIO RX B144p	DIFFOUT B144p	AE16	DO48B	DQ14B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B145n	DIFFOUT B145n	AH17	DO49B	DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B145p	DIFFOUT B145p	AH16	DO49B	DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B146n	DIFFOUT B146n	AK15	DQSn49B	DQ15B	DQSn7B/DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B146p	DIFFOUT B146p	AJ15	DQSn49B	DQ15B/CQn15B	DQSn7B/CQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B147n	DIFFOUT B147n	AK16	DO49B	DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B147p	DIFFOUT B147p	AJ17	DO49B	DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B148n	DIFFOUT B148n	AL16	DQSn50B	DQSn15B/DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B148p	DIFFOUT B148p	AM16	DQSn50B	DQSn15B/CQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B149n	DIFFOUT B149n	AP16	DO50B	DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO TX B149p	DIFFOUT B149p	AN16	DO50B	DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B150n	DIFFOUT B150n	AP15	DO50B	DQ15B	DQ7B	DQ2B
4D	VREFB4D0	IO			DIFFIO RX B150p	DIFFOUT B150p	AN15	DO50B	DQ15B	DQ7B	DQ2B
4C	VREFB4C0	IO			DIFFIO TX B151n	DIFFOUT B151n	AB15	DO51B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B151p	DIFFOUT B151p	AA15	DO51B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B152n	DIFFOUT B152n	AD15	DQSn51B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B152p	DIFFOUT B152p	AC15	DQSn51B	DQ16B/CQn16B	DQ8B	DQ3B



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
4C	VREFB4C0	IO			DIFFIO TX B153n	DIFFOUT B153n	AD14	DO51B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B153p	DIFFOUT B153p	AC14	DO51B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B154n	DIFFOUT B154n	AB14	DQSn52B	DQSn16B/DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B154p	DIFFOUT B154p	AA14	DQSn52B	DQSn16B/CQ16B	DQ8B/CQn8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B155n	DIFFOUT B155n	Y14	DO52B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B155p	DIFFOUT B155p	W14	DO52B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B156n	DIFFOUT B156n	W13	DO52B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B156p	DIFFOUT B156p	V13	DO52B	DQ16B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B157n	DIFFOUT B157n	AG13	DO53B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B157p	DIFFOUT B157p	AH13	DO53B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B158n	DIFFOUT B158n	AJ12	DQSn53B	DQ17B	DQSn8B/DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B158p	DIFFOUT B158p	AH12	DQSn53B	DQ17B/CQn17B	DQSn8B/CQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B159n	DIFFOUT B159n	AH15	DO53B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B159p	DIFFOUT B159p	AH14	DO53B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B160n	DIFFOUT B160n	AF11	DQSn54B	DQSn17B/DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B160p	DIFFOUT B160p	AG12	DQSn54B	DQSn17B/CQ17B	DQ8B	DQ3B/CQn3B
4C	VREFB4C0	IO			DIFFIO TX B161n	DIFFOUT B161n	AF14	DO54B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B161p	DIFFOUT B161p	AF15	DO54B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B162n	DIFFOUT B162n	AF13	DO54B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B162p	DIFFOUT B162p	AF12	DO54B	DQ17B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B163n	DIFFOUT B163n	AD12	DO55B	DQ18B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B163p	DIFFOUT B163p	AC12	DO55B	DQ18B	DQ8B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B164n	DIFFOUT B164n	AE13	DQSn55B	DQ18B	DQ9B	DQ3B/DQ3B
4C	VREFB4C0	IO			DIFFIO RX B164p	DIFFOUT B164p	AE14	DQSn55B	DQ18B/CQn18B	DQ9B	DQ3B/CQ3B
4C	VREFB4C0	IO			DIFFIO TX B165n	DIFFOUT B165n	AB12	DO55B	DQ18B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B165p	DIFFOUT B165p	AA12	DO55B	DQ18B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B166n	DIFFOUT B166n	AB13	DQSn56B	DQSn18B/DQ18B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B166p	DIFFOUT B166p	AA13	DQSn56B	DQSn18B/CQ18B	DQ9B/CQn9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B167n	DIFFOUT B167n	U13	DO56B	DQ18B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B167p	DIFFOUT B167p	U12	DO56B	DQ18B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B168n	DIFFOUT B168n	W12	DO56B	DQ18B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B168p	DIFFOUT B168p	Y12	DO56B	DQ18B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B169n	DIFFOUT B169n	AM14	DO57B	DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B169p	DIFFOUT B169p	AL14	DO57B	DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B170n	DIFFOUT B170n	AK14	DQSn57B	DQ19B	DQSn9B/DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B170p	DIFFOUT B170p	AJ14	DQSn57B	DQ19B/CQn19B	DQSn9B/CQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B171n	DIFFOUT B171n	AK13	DO57B	DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B171p	DIFFOUT B171p	AK12	DO57B	DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B172n	DIFFOUT B172n	AM13	DQSn58B	DQSn19B/DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B172p	DIFFOUT B172p	AL13	DQSn58B	DQSn19B/CQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B173n	DIFFOUT B173n	AP13	DO58B	DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO TX B173p	DIFFOUT B173p	AN13	DO58B	DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B174n	DIFFOUT B174n	AP12	DO58B	DQ19B	DQ9B	DQ3B
4C	VREFB4C0	IO			DIFFIO RX B174p	DIFFOUT B174p	AN12	DO58B	DQ19B	DQ9B	DQ3B
4B	VREFB4B0	IO			DIFFIO TX B175n	DIFFOUT B175n	AC11	DO59B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B175p	DIFFOUT B175p	AD11	DO59B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B176n	DIFFOUT B176n	AB10	DQSn59B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B176p	DIFFOUT B176p	AB11	DO59B	DQ20B/CQn20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B177n	DIFFOUT B177n	AE10	DO59B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B177p	DIFFOUT B177p	AE11	DO59B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B178n	DIFFOUT B178n	W11	DQSn60B	DQSn20B/DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B178p	DIFFOUT B178p	Y11	DO560B	DQSn20B/CQ20B	DQ10B/CQn10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B179n	DIFFOUT B179n	U11	DO60B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B179p	DIFFOUT B179p	U10	DO60B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B180n	DIFFOUT B180n	Y11	DO60B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B180p	DIFFOUT B180p	Y10	DO60B	DQ20B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B181n	DIFFOUT B181n	AJ11	DO61B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B181p	DIFFOUT B181p	AH11	DO61B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B182n	DIFFOUT B182n	AH10	DQSn61B	DQ21B	DQSn10B/DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B182p	DIFFOUT B182p	AG10	DQSn61B	DQ21B/CQn21B	DQSn10B/CQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B183n	DIFFOUT B183n	AF10	DO61B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B183p	DIFFOUT B183p	AF9	DO61B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B184n	DIFFOUT B184n	AF8	DQSn62B	DQSn21B/DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B184p	DIFFOUT B184p	AE8	DQSn62B	DQSn21B/CQ21B	DQ10B	DQ4B/CQn4B
4B	VREFB4B0	IO			DIFFIO TX B185n	DIFFOUT B185n	AJ8	DO62B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B185p	DIFFOUT B185p	AH8	DO62B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B186n	DIFFOUT B186n	AH9	DO62B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B186p	DIFFOUT B186p	AG9	DO62B	DQ21B	DQ10B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B187n	DIFFOUT B187n	AB9	DO63B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B187p	DIFFOUT B187p	AA9	DO63B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B188n	DIFFOUT B188n	AD9	DQSn63B	DQ22B	DQ11B	DQSn4B/DQ4B
4B	VREFB4B0	IO			DIFFIO RX B188p	DIFFOUT B188p	AC9	DQSn63B	DQ22B/CQn22B	DQ11B	DQSn4B/CQ4B
4B	VREFB4B0	IO			DIFFIO TX B189n	DIFFOUT B189n	AA8	DO63B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B189p	DIFFOUT B189p	Y9	DO63B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B190n	DIFFOUT B190n	T10	DQSn64B	DQSn22B/DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B190p	DIFFOUT B190p	R10	DQSn64B	DQSn22B/CQ22B	DQ11B/CQn11B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B191n	DIFFOUT B191n	W10	DO64B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B191p	DIFFOUT B191p	W9	DO64B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B192n	DIFFOUT B192n	V10	DO64B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B192p	DIFFOUT B192p	U9	DO64B	DQ22B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B193n	DIFFOUT B193n	AK11	DO65B	DQ23B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO TX B193p	DIFFOUT B193p	AK10	DO65B	DQ23B	DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B194n	DIFFOUT B194n	AK9	DQSn65B	DQ23B	DQSn11B/DQ11B	DQ4B
4B	VREFB4B0	IO			DIFFIO RX B194p	DIFFOUT B194p	AJ9	DO65B	DQ23B/CQn23B	DQSn11B/CQ11B	DQ4B



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
4B	VREFB4B0	IO			DIFFIO TX B195n	DIFFOUT B195n	AM11	DO65B	DQ23B	DQ11B	DO4B
4B	VREFB4B0	IO			DIFFIO TX B195p	DIFFOUT B195p	AL11	DO65B	DQ23B	DQ11B	DO4B
4B	VREFB4B0	IO			DIFFIO RX B196n	DIFFOUT B196n	AM10	DQSn66B	DQSn23B/DQ23B	DQ11B	DO4B
4B	VREFB4B0	IO			DIFFIO RX B196p	DIFFOUT B196p	AL10	DQSn66B	DQSn23B/CQ23B	DQ11B	DO4B
4B	VREFB4B0	IO			DIFFIO TX B197n	DIFFOUT B197n	AP9	DO66B	DQ23B	DQ11B	DO4B
4B	VREFB4B0	IO			DIFFIO TX B197p	DIFFOUT B197p	AN9	DO66B	DQ23B	DQ11B	DO4B
4B	VREFB4B0	IO			DIFFIO RX B198n	DIFFOUT B198n	AP10	DO66B	DQ23B	DQ11B	DO4B
4B	VREFB4B0	IO			DIFFIO RX B198p	DIFFOUT B198p	AN10	DO66B	DQ23B	DQ11B	DO4B
4A	VREFB4A0	IO			DIFFIO TX B199n	DIFFOUT B199n	AD8	DO67B	DQ24B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B199p	DIFFOUT B199p	AD7	DO67B	DQ24B	DQ12B	
4A	VREFB4A0	IO	CLK11n		DIFFIO RX B200n	DIFFOUT B200n	AC8	DQSn67B	DQ24B	DQ12B	
4A	VREFB4A0	IO	CLK11p		DIFFIO RX B200p	DIFFOUT B200p	AB8	DQSn67B	DQ24B/CQn24B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B201n	DIFFOUT B201n	AG7	DO67B	DQ24B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B201p	DIFFOUT B201p	AF7	DO67B	DQ24B	DQ12B	
4A	VREFB4A0	IO	CLK10n		DIFFIO RX B202n	DIFFOUT B202n	AB7	DQSn68B	DQSn24B/DQ24B	DQ12B	
4A	VREFB4A0	IO	CLK10p		DIFFIO RX B202p	DIFFOUT B202p	AB6	DQSn68B	DQSn24B/CQn24B	DQ12B/CQn12B	
4A	VREFB4A0	IO	FPLL BR CLKOUT1,FPLL BR CLKOUTn		DIFFIO TX B203n	DIFFOUT B203n	AG6	DO68B	DQ24B	DQ12B	
4A	VREFB4A0	IO	FPLL BR CLKOUT0,FPLL BR CLKOUTp,FPLL BR FB0		DIFFIO TX B203p	DIFFOUT B203p	AF6	DO68B	DQ24B	DQ12B	
4A	VREFB4A0	IO	FPLL BR CLKOUT3,FPLL BR FBn		DIFFIO RX B204n	DIFFOUT B204n	AD6	DO68B	DQ24B	DQ12B	
4A	VREFB4A0	IO	FPLL BR CLKOUT2,FPLL BR FBp,FPLL BR FB1		DIFFIO RX B204p	DIFFOUT B204p	AD6	DO68B	DQ24B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B205n	DIFFOUT B205n	AL6	DO69B	DQ25B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B205p	DIFFOUT B205p	AK6	DO69B	DQ25B	DQ12B	
4A	VREFB4A0	IO	CLK9n		DIFFIO RX B206n	DIFFOUT B206n	AM7	DQSn69B	DQ25B	DQSn12B/DQ12B	
4A	VREFB4A0	IO	CLK9p		DIFFIO RX B206p	DIFFOUT B206p	AL7	DQSn69B	DQ25B/CQn25B	DQSn12B/CQ12B	
4A	VREFB4A0	IO			DIFFIO TX B207n	DIFFOUT B207n	AP7	DO69B	DQ25B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B207p	DIFFOUT B207p	AN7	DO69B	DQ25B	DQ12B	
4A	VREFB4A0	IO	CLK8n		DIFFIO RX B208n	DIFFOUT B208n	AP4	DQSn70B	DQSn25B/DQ25B	DQ12B	
4A	VREFB4A0	IO	CLK8p		DIFFIO RX B208p	DIFFOUT B208p	AN4	DQSn70B	DQSn25B/CQ25B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B209n	DIFFOUT B209n	AP6	DO70B	DQ25B	DQ12B	
4A	VREFB4A0	IO			DIFFIO TX B209p	DIFFOUT B209p	AN6	DO70B	DQ25B	DQ12B	
4A	VREFB4A0	IO			DIFFIO RX B210n	DIFFOUT B210n	AM5	DO70B	DQ25B	DQ12B	
4A	VREFB4A0	IO	RZQ_1		DIFFIO RX B210p	DIFFOUT B210p	AM6	DO70B	DQ25B	DQ12B	
4A		GND					AC5				
4A		nCE		nCE			AN3				
4A		nSTATUS		nSTATUS			AM4				
4A		CONF_DONE		CONF_DONE			AE5				
4A		nIO_PULLUP		nIO_PULLUP			AP3				
4A		MSEL0		MSEL0			AA6				
4A		MSEL1		MSEL1			AA6				
4A		MSEL2		MSEL2			AA6				
4A		MSEL3		MSEL3			AA6				
4A		MSEL4		MSEL4			AG5				
GXB R0		REFCLK0Rn					W5				
GXB R0		REFCLK0Rp					W6				
GXB R0		GXB RX R0p,GXB REFCLK R0p					AL2				
GXB R0		GXB RX R0n,GXB REFCLK R0n					AL1				
GXB R0		GXB TX R0p					AK4				
GXB R0		GXB TX R0n					AK3				
GXB R0		GXB RX R1p,GXB REFCLK R1p					AJ2				
GXB R0		GXB RX R1n,GXB REFCLK R1n					AJ1				
GXB R0		GXB TX R1p					AH4				
GXB R0		GXB TX R1n					AH3				
GXB R0		GXB RX R2p,GXB REFCLK R2p					AG2				
GXB R0		GXB RX R2n,GXB REFCLK R2n					AG1				
GXB R0		GXB TX R2p					AF4				
GXB R0		GXB TX R2n					AF3				
GXB R0		GXB RX R3p,GXB REFCLK R3p					AE2				
GXB R0		GXB RX R3n,GXB REFCLK R3n					AE1				
GXB R0		GXB TX R3p					AD4				
GXB R0		GXB TX R3n					AD3				
GXB R0		GXB RX R4p,GXB REFCLK R4p					AC2				
GXB R0		GXB RX R4n,GXB REFCLK R4n					AC1				
GXB R0		GXB TX R4p					AB4				
GXB R0		GXB TX R4n					AB3				
GXB R0		GXB RX R5p,GXB REFCLK R5p					AA2				
GXB R0		GXB RX R5n,GXB REFCLK R5n					AA1				
GXB R0		GXB TX R5p					Y4				
GXB R0		GXB TX R5n					Y3				
GXB R0		REFCLK1Rn					U6				
GXB R0		REFCLK1Rp					U7				
GXB R1		REFCLK2Rn					R5				
GXB R1		REFCLK2Rp					R6				
GXB R1		GXB RX R6p,GXB REFCLK R6p					W2				
GXB R1		GXB RX R6n,GXB REFCLK R6n					W1				
GXB R1		GXB TX R6p					V4				
GXB R1		GXB TX R6n					V3				
GXB R1		GXB RX R7p,GXB REFCLK R7p					U2				
GXB R1		GXB RX R7n,GXB REFCLK R7n					U1				
GXB R1		GXB TX R7p					T4				
GXB R1		GXB TX R7n					T3				
GXB R1		GXB RX R8p,GXB REFCLK R8p					R2				
GXB R1		GXB RX R8n,GXB REFCLK R8n					R1				
GXB R1		GXB TX R8p					P4				
GXB R1		GXB TX R8n					P3				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
GXB R1		GXB_RX_R9p.GXB_REFCLK_R9p					N2				
GXB R1		GXB_RX_R9n.GXB_REFCLK_R9n					N1				
GXB R1		GXB_TX_R9p					M4				
GXB R1		GXB_TX_R9n					M3				
GXB R1		GXB_RX_R10p.GXB_REFCLK_R10p					L2				
GXB R1		GXB_RX_R10n.GXB_REFCLK_R10n					L1				
GXB R1		GXB_TX_R10p					K4				
GXB R1		GXB_TX_R10n					K3				
GXB R1		GXB_RX_R11p.GXB_REFCLK_R11p					J2				
GXB R1		GXB_RX_R11n.GXB_REFCLK_R11n					J1				
GXB R1		GXB_TX_R11p					H4				
GXB R1		GXB_TX_R11n					H3				
GXB R1		REFCLK3Rn					N6				
GXB R1		REFCLK3Rp					N7				
7A		GND					J5				
7A	VREFB7A0	IO	RZQ_4		DIFFIO_RX_T1p	DIFFOUT_T1p	F3	DQ1T			
7A	VREFB7A0	IO			DIFFIO_RX_T1n	DIFFOUT_T1n	F4	DQ1T			
7A	VREFB7A0	IO			DIFFIO_TX_T2p	DIFFOUT_T2p	E2	DQ1T			
7A	VREFB7A0	IO			DIFFIO_TX_T2n	DIFFOUT_T2n	E3	DQ1T			
7A	VREFB7A0	IO	CLK12p		DIFFIO_RX_T3p	DIFFOUT_T3p	E1	DQS1T			
7A	VREFB7A0	IO	CLK12n		DIFFIO_RX_T3n	DIFFOUT_T3n	D1	DQSn1T			
7A	VREFB7A0	IO	CLK13p		DIFFIO_RX_T5p	DIFFOUT_T5p	B2				
7A	VREFB7A0	IO	CLK13n		DIFFIO_RX_T5n	DIFFOUT_T5n	A2				
7A	VREFB7A0	IO	FPLL_TR_CLKOUT2.FPLL_TR_FBp.FPLL_TR_FB1		DIFFIO_RX_T7p	DIFFOUT_T7p	E4	DQ3T			
7A	VREFB7A0	IO	FPLL_TR_CLKOUT3.FPLL_TR_FBn		DIFFIO_RX_T7n	DIFFOUT_T7n	E5	DQ3T			
7A	VREFB7A0	IO	FPLL_TR_CLKOUT0.FPLL_TR_CLKOUTp.FPLL_TR_FB0		DIFFIO_TX_T8p	DIFFOUT_T8p	F5	DQ3T			
7A	VREFB7A0	IO	FPLL_TR_CLKOUT1.FPLL_TR_CLKOUTn		DIFFIO_TX_T8n	DIFFOUT_T8n	E6	DQ3T			
7A	VREFB7A0	IO	CLK14p		DIFFIO_RX_T9p	DIFFOUT_T9p	D6	DQS3T			
7A	VREFB7A0	IO	CLK14n		DIFFIO_RX_T9n	DIFFOUT_T9n	D7	DQSn3T			
7A	VREFB7A0	IO	CLK15p		DIFFIO_RX_T11p	DIFFOUT_T11p	B4				
7A	VREFB7A0	IO	CLK15n		DIFFIO_RX_T11n	DIFFOUT_T11n	A4				
7B	VREFB7B0	IO			DIFFIO_RX_T13p	DIFFOUT_T13p	N9	DQ5T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T13n	DIFFOUT_T13n	M9	DQ5T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T14p	DIFFOUT_T14p	L7	DQ5T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T14n	DIFFOUT_T14n	L6	DQ5T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T15p	DIFFOUT_T15p	M8	DQS5T	DQS3T/CQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T15n	DIFFOUT_T15n	L8	DQSn5T	DQS3T/DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T16p	DIFFOUT_T16p	K6	DQ6T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T16n	DIFFOUT_T16n	J6	DQ6T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T17p	DIFFOUT_T17p	H6	DQS6T	DQ3T/CQn3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T17n	DIFFOUT_T17n	H8	DQSn6T	DQ3T	DQS2T/DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T18p	DIFFOUT_T18p	K7	DQ6T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T18n	DIFFOUT_T18n	J7	DQ6T	DQ3T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T19p	DIFFOUT_T19p	B7	DQ7T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T19n	DIFFOUT_T19n	A7	DQ7T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T20p	DIFFOUT_T20p	C6	DQ7T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T20n	DIFFOUT_T20n	C7	DQ7T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T21p	DIFFOUT_T21p	B8	DQS7T	DQS4T/CQ4T	DQ2T/CQn2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T21n	DIFFOUT_T21n	A8	DQSn7T	DQS4T/DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T22p	DIFFOUT_T22p	A10	DQ8T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T22n	DIFFOUT_T22n	A11	DQ8T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T23p	DIFFOUT_T23p	C10	DQS8T	DQ4T/CQn4T	DQ2T	DQS1T/CQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T23n	DIFFOUT_T23n	B10	DQSn8T	DQ4T	DQ2T	DQS1T/DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T24p	DIFFOUT_T24p	B11	DQ8T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T24n	DIFFOUT_T24n	C11	DQ8T	DQ4T	DQ2T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T25p	DIFFOUT_T25p	E7	DQ9T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T25n	DIFFOUT_T25n	E9	DQ9T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T26p	DIFFOUT_T26p	G7	DQ9T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T26n	DIFFOUT_T26n	G8	DQ9T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T27p	DIFFOUT_T27p	D9	DQS9T	DQS5T/CQ5T	DQ3T	DQ1T/CQn1T
7B	VREFB7B0	IO			DIFFIO_RX_T27n	DIFFOUT_T27n	C9	DQSn9T	DQS5T/DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T28p	DIFFOUT_T28p	F8	DQ10T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T28n	DIFFOUT_T28n	F9	DQ10T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T29p	DIFFOUT_T29p	E10	DQS10T	DQ5T/CQn5T	DQS3T/CQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T29n	DIFFOUT_T29n	E9	DQSn10T	DQ5T	DQS3T/DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T30p	DIFFOUT_T30p	D10	DQ10T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T30n	DIFFOUT_T30n	E11	DQ10T	DQ5T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T31p	DIFFOUT_T31p	T9	DQ11T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T31n	DIFFOUT_T31n	R9	DQ11T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T32p	DIFFOUT_T32p	N10	DQ11T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T32n	DIFFOUT_T32n	P10	DQ11T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T33p	DIFFOUT_T33p	L10	DQS11T	DQ6T/CQ6T	DQ3T/CQn3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T33n	DIFFOUT_T33n	L9	DQSn11T	DQ6T/DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T34p	DIFFOUT_T34p	K9	DQ12T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T34n	DIFFOUT_T34n	J9	DQ12T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T35p	DIFFOUT_T35p	J10	DQS12T	DQ6T/CQn6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_RX_T35n	DIFFOUT_T35n	H10	DQSn12T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T36p	DIFFOUT_T36p	G10	DQ12T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0	IO			DIFFIO_TX_T36n	DIFFOUT_T36n	G9	DQ12T	DQ6T	DQ3T	DQ1T
7C	VREFB7C0	IO			DIFFIO_RX_T37p	DIFFOUT_T37p	C15	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0	IO			DIFFIO_RX_T37n	DIFFOUT_T37n	B14	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0	IO			DIFFIO_TX_T38p	DIFFOUT_T38p	A13	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0	IO			DIFFIO_TX_T38n	DIFFOUT_T38n	A14	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0	IO			DIFFIO_RX_T39p	DIFFOUT_T39p	C16	DQS13T	DQ5T/CQ7T	DQ4T	DQ2T



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
7C	VREFB7C0N0	IO			DIFFIO_RX_T39n	DIFFOUT_T39n	B16	DQSn13T	DQSn7T/DQ7T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T40p	DIFFOUT_T40p	C13	DO14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T40n	DIFFOUT_T40n	B13	DO14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T41p	DIFFOUT_T41p	E16	DQSn14T	DQ7T/CQn7T	DQSn4T/CQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T41n	DIFFOUT_T41n	D16	DQSn14T	DQ7T	DQSn4T/DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T42p	DIFFOUT_T42p	E15	DO14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T42n	DIFFOUT_T42n	D15	DO14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T43p	DIFFOUT_T43p	E12	DO15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T43n	DIFFOUT_T43n	F12	DO15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T44p	DIFFOUT_T44p	D12	DO15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T44n	DIFFOUT_T44n	C12	DO15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T45p	DIFFOUT_T45p	G11	DQSn15T	DQSn8T/CQ8T	DQ4T/CQn4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T45n	DIFFOUT_T45n	F11	DQSn15T	DQSn8T/DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T46p	DIFFOUT_T46p	D13	DO16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T46n	DIFFOUT_T46n	E13	DO16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T47p	DIFFOUT_T47p	G15	DQSn16T	DQ8T/CQn8T	DQ4T	DQSn2T/CQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T47n	DIFFOUT_T47n	F15	DQSn16T	DQ8T	DQ4T	DQSn2T/DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T48p	DIFFOUT_T48p	F14	DO16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T48n	DIFFOUT_T48n	E14	DO16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T49p	DIFFOUT_T49p	M12	DO17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T49n	DIFFOUT_T49n	L11	DO17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T50p	DIFFOUT_T50p	N11	DO17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T50n	DIFFOUT_T50n	P11	DO17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T51p	DIFFOUT_T51p	N12	DQSn17T	DQSn9T/CQ9T	DQ5T	DQ2T/CQn2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T51n	DIFFOUT_T51n	N13	DQSn17T	DQSn9T/DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T52p	DIFFOUT_T52p	H11	DO18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T52n	DIFFOUT_T52n	G12	DO18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T53p	DIFFOUT_T53p	K12	DQSn18T	DQ9T/CQn9T	DQSn5T/CQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T53n	DIFFOUT_T53n	J12	DQSn18T	DQ9T	DQSn5T/DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T54p	DIFFOUT_T54p	L12	DO18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T54n	DIFFOUT_T54n	L13	DO18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T55p	DIFFOUT_T55p	H13	DO19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T55n	DIFFOUT_T55n	G13	DO19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T56p	DIFFOUT_T56p	H14	DO19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T56n	DIFFOUT_T56n	G14	DO19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T57p	DIFFOUT_T57p	J14	DQSn19T	DQSn10T/CQ10T	DQSn5T/CQn5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T57n	DIFFOUT_T57n	J13	DQSn19T	DQSn10T/DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T58p	DIFFOUT_T58p	H16	DO20T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T58n	DIFFOUT_T58n	G16	DO20T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T59p	DIFFOUT_T59p	J15	DQSn20T	DQ10T/CQn10T	DQSn5T/CQn5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_RX_T59n	DIFFOUT_T59n	K15	DQSn20T	DQ10T	DQSn5T/DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T60p	DIFFOUT_T60p	K14	DO20T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0N0	IO			DIFFIO_TX_T60n	DIFFOUT_T60n	K13	DO20T	DQ10T	DQ5T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_RX_T61p	DIFFOUT_T61p	A16	DO21T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_RX_T61n	DIFFOUT_T61n	A17	DO21T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T62p	DIFFOUT_T62p	C17	DO21T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T62n	DIFFOUT_T62n	B17	DO21T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_RX_T63p	DIFFOUT_T63p	D18	DQSn21T	DQSn11T/CQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_RX_T63n	DIFFOUT_T63n	E19	DQSn21T	DQSn11T/DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T64p	DIFFOUT_T64p	B19	DO22T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T64n	DIFFOUT_T64n	A19	DO22T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_RX_T65p	DIFFOUT_T65p	D19	DQSn22T	DQ11T/CQn11T	DQSn6T/CQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_RX_T65n	DIFFOUT_T65n	C19	DQSn22T	DQ11T	DQSn6T/DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T66p	DIFFOUT_T66p	B20	DO22T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T66n	DIFFOUT_T66n	A20	DO22T	DQ11T	DQ6T	DQ2T
7D	VREFB7D0N0	IO	CLK19p		DIFFIO_RX_T67p	DIFFOUT_T67p	J19	DO23T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO	CLK19n		DIFFIO_RX_T67n	DIFFOUT_T67n	J18	DO23T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T68p	DIFFOUT_T68p	J16	DO23T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T68n	DIFFOUT_T68n	K16	DO23T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO	CLK18p		DIFFIO_RX_T69p	DIFFOUT_T69p	H19	DQSn23T	DQSn12T/CQ12T	DQSn6T/CQn6T	DQ2T
7D	VREFB7D0N0	IO	CLK18n		DIFFIO_RX_T69n	DIFFOUT_T69n	G19	DQSn23T	DQSn12T/DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T70p	DIFFOUT_T70p	H17	DO24T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_TX_T70n	DIFFOUT_T70n	G17	DO24T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO	FPLL_TC_CLKOUT2,FPLL_TC_FBp,FPLL_TC_FBn		DIFFIO_RX_T71p	DIFFOUT_T71p	E17	DQSn24T	DQ12T/CQn12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO	FPLL_TC_CLKOUT3,FPLL_TC_FBn		DIFFIO_RX_T71n	DIFFOUT_T71n	F17	DQSn24T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO	FPLL_TC_CLKOUT0,FPLL_TC_CLKOUTp,FPLL_TC_FB0		DIFFIO_TX_T72p	DIFFOUT_T72p	F18	DO24T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO	FPLL_TC_CLKOUT1,FPLL_TC_CLKOUTn		DIFFIO_TX_T72n	DIFFOUT_T72n	E18	DO24T	DQ12T	DQ6T	DQ2T
7D	VREFB7D0N0	IO			DIFFIO_RX_T73p	DIFFOUT_T73p	J21	DO25T	DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_RX_T73n	DIFFOUT_T73n	J22	DO25T	DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_TX_T74p	DIFFOUT_T74p	K21	DO25T	DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_TX_T74n	DIFFOUT_T74n	J20	DO25T	DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_RX_T75p	DIFFOUT_T75p	G21	DQSn25T	DQSn13T/CQ13T		
7D	VREFB7D0N0	IO			DIFFIO_RX_T75n	DIFFOUT_T75n	F21	DQSn25T	DQSn13T/DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_TX_T76p	DIFFOUT_T76p	H20	DO26T	DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_TX_T76n	DIFFOUT_T76n	G20	DO26T	DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_RX_T77p	DIFFOUT_T77p	E21	DQSn26T	DQSn13T/CQn13T		
7D	VREFB7D0N0	IO			DIFFIO_RX_T77n	DIFFOUT_T77n	D21	DQSn26T	DQSn13T/DQn13T		
7D	VREFB7D0N0	IO			DIFFIO_TX_T78p	DIFFOUT_T78p	F20	DO26T	DQ13T		
7D	VREFB7D0N0	IO			DIFFIO_TX_T78n	DIFFOUT_T78n	E20	DO26T	DQ13T		
8D	VREFB8D0N0	IO	CLK17p		DIFFIO_RX_T133p	DIFFOUT_T133p	A21	DO45T	DQ14T	DQ7T	
8D	VREFB8D0N0	IO	CLK17n		DIFFIO_RX_T133n	DIFFOUT_T133n	A22	DO45T	DQ14T	DQ7T	
8D	VREFB8D0N0	IO			DIFFIO_TX_T134p	DIFFOUT_T134p	C21	DO45T	DQ14T	DQ7T	
8D	VREFB8D0N0	IO			DIFFIO_TX_T134n	DIFFOUT_T134n	B22	DO45T	DQ14T	DQ7T	
8D	VREFB8D0N0	IO	CLK16p		DIFFIO_RX_T135p	DIFFOUT_T135p	B23	DQSn45T	DQSn14T/CQ14T	DQ7T	



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
8D	VREFB8D0	IO	CLK16n		DIFFIO_RX T135n	DIFFOUT T135n	A23	DQSn45T	DQSn14T/DQ14T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T136p	DIFFOUT T136p	E24	DQ46T	DQ14T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T136n	DIFFOUT T136n	E23	DQ46T	DQ14T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_RX T137p	DIFFOUT T137p	D22	DQSn46T	DQ14T/CQn14T	DQSn7T/CQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T137n	DIFFOUT T137n	C22	DQSn46T	DQ14T	DQSn7T/DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T138p	DIFFOUT T138p	C23	DQ46T	DQ14T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T138n	DIFFOUT T138n	D24	DQ46T	DQ14T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_RX T139p	DIFFOUT T139p	M24	DQ47T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_RX T139n	DIFFOUT T139n	M23	DQ47T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T140p	DIFFOUT T140p	M22	DQ47T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T140n	DIFFOUT T140n	L22	DQ47T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_RX T141p	DIFFOUT T141p	L23	DQSn47T	DQSn15T/CQ15T	DQSn7T/CQn7T	
8D	VREFB8D0	IO			DIFFIO_RX T141n	DIFFOUT T141n	K22	DQSn47T	DQSn15T/DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T142p	DIFFOUT T142p	H22	DQ48T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T142n	DIFFOUT T142n	G22	DQ48T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_RX T143p	DIFFOUT T143p	F23	DQSn48T	DQ15T/CQn15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_RX T143n	DIFFOUT T143n	E22	DQSn48T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T144p	DIFFOUT T144p	H23	DQ48T	DQ15T	DQ7T	
8D	VREFB8D0	IO			DIFFIO_TX T144n	DIFFOUT T144n	G23	DQ48T	DQ15T	DQ7T	
8C	VREFB8C0	IO			DIFFIO_RX T145p	DIFFOUT T145p	A26	DQ49T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T145n	DIFFOUT T145n	A25	DQ49T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T146p	DIFFOUT T146p	C25	DQ49T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T146n	DIFFOUT T146n	B25	DQ49T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T147p	DIFFOUT T147p	B26	DQSn49T	DQSn16T/CQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T147n	DIFFOUT T147n	C27	DQSn49T	DQSn16T/DO16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T148p	DIFFOUT T148p	B28	DQ50T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T148n	DIFFOUT T148n	A28	DQ50T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T149p	DIFFOUT T149p	E27	DQSn50T	DQ16T/CQn16T	DQSn8T/CQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T149n	DIFFOUT T149n	D27	DQSn50T	DQ16T	DQSn8T/DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T150p	DIFFOUT T150p	C28	DQ50T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T150n	DIFFOUT T150n	D28	DQ50T	DQ16T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T151p	DIFFOUT T151p	L24	DQ51T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T151n	DIFFOUT T151n	K24	DQ51T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T152p	DIFFOUT T152p	K25	DQ51T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T152n	DIFFOUT T152n	J24	DQ51T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T153p	DIFFOUT T153p	J25	DQSn51T	DQSn17T/CQ17T	DQSn8T/CQn8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T153n	DIFFOUT T153n	J26	DQSn51T	DQSn17T/DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T154p	DIFFOUT T154p	L25	DQ52T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T154n	DIFFOUT T154n	L26	DQ52T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T155p	DIFFOUT T155p	F26	DQSn52T	DQ17T/CQn17T	DQ8T	DQ3T/CQ3T
8C	VREFB8C0	IO			DIFFIO_RX T155n	DIFFOUT T155n	P26	DQSn52T	DQ17T	DQ8T	DQSn3T/DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T156p	DIFFOUT T156p	N26	DQ52T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T156n	DIFFOUT T156n	M26	DQ52T	DQ17T	DQ8T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T157p	DIFFOUT T157p	K27	DQ53T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T157n	DIFFOUT T157n	J27	DQ53T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T158p	DIFFOUT T158p	H25	DQ53T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T158n	DIFFOUT T158n	G25	DQ53T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T159p	DIFFOUT T159p	G26	DQSn53T	DQSn18T/CQ18T	DQ9T	DQ3T/CQn3T
8C	VREFB8C0	IO			DIFFIO_RX T159n	DIFFOUT T159n	G27	DQSn53T	DQSn18T/DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T160p	DIFFOUT T160p	L27	DQ54T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T160n	DIFFOUT T160n	M27	DQ54T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T161p	DIFFOUT T161p	K28	DQSn54T	DQ18T/CQn18T	DQSn9T/CQn9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T161n	DIFFOUT T161n	J28	DQSn54T	DQ18T	DQSn9T/DQn9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T162p	DIFFOUT T162p	L28	DQ54T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T162n	DIFFOUT T162n	L29	DQ54T	DQ18T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T163p	DIFFOUT T163p	G24	DQ55T	DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T163n	DIFFOUT T163n	F24	DQ55T	DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T164p	DIFFOUT T164p	F26	DQ55T	DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T164n	DIFFOUT T164n	E26	DQ55T	DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T165p	DIFFOUT T165p	E25	DQSn55T	DQSn19T/CQ19T	DQSn9T/CQn9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T165n	DIFFOUT T165n	D25	DQSn55T	DQSn19T/DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T166p	DIFFOUT T166p	H28	DQ56T	DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T166n	DIFFOUT T166n	G28	DQ56T	DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T167p	DIFFOUT T167p	F27	DQSn56T	DQSn19T/CQn19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_RX T167n	DIFFOUT T167n	E28	DQSn56T	DQSn19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T168p	DIFFOUT T168p	J29	DQ56T	DQ19T	DQ9T	DQ3T
8C	VREFB8C0	IO			DIFFIO_TX T168n	DIFFOUT T168n	H29	DQ56T	DQ19T	DQ9T	DQ3T
8A	VREFB8A0	IO	CLK23p		DIFFIO_RX T193p	DIFFOUT T193p	B29				
8A	VREFB8A0	IO	CLK23n		DIFFIO_RX T193n	DIFFOUT T193n	A29				
8A	VREFB8A0	IO	CLK22p		DIFFIO_RX T195p	DIFFOUT T195p	B32				
8A	VREFB8A0	IO	CLK22n		DIFFIO_RX T195n	DIFFOUT T195n	A33				
8A	VREFB8A0	IO	FPLL_TL_CLKOUT2,FPLL_TL_FBp,FPLL_TL_FB1		DIFFIO_RX T197p	DIFFOUT T197p	C34				
8A	VREFB8A0	IO	FPLL_TL_CLKOUT3,FPLL_TL_FBn		DIFFIO_RX T197n	DIFFOUT T197n	B34				
8A	VREFB8A0	IO	FPLL_TL_CLKOUT0,FPLL_TL_CLKOUTp,FPLL_TL_FB0		DIFFIO_TX T198p	DIFFOUT T198p	C32				
8A	VREFB8A0	IO	FPLL_TL_CLKOUT0,FPLL_TL_CLKOUTn		DIFFIO_TX T198n	DIFFOUT T198n	C33				
8A	VREFB8A0	IO	CLK21p		DIFFIO_RX T199p	DIFFOUT T199p	E30				
8A	VREFB8A0	IO	CLK21n		DIFFIO_RX T199n	DIFFOUT T199n	D30				
8A	VREFB8A0	IO	CLK20p		DIFFIO_RX T201p	DIFFOUT T201p	E31				
8A	VREFB8A0	IO	CLK20n		DIFFIO_RX T201n	DIFFOUT T201n	D31				
8A	VREFB8A0	IO			DIFFIO_RX T203p	DIFFOUT T203p	F32				
8A	VREFB8A0	IO	RZQ_5		DIFFIO_RX T203n	DIFFOUT T203n	F31				
	GND						AA31				
	GND						AA32				
	GND						AB33				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					AB34				
		GND					AC31				
		GND					AC32				
		GND					AD33				
		GND					AD34				
		GND					AE31				
		GND					AE32				
		GND					AF33				
		GND					AF34				
		GND					AG31				
		GND					AG32				
		GND					AH33				
		GND					AH34				
		GND					AJ31				
		GND					AJ32				
		GND					AK33				
		GND					AK34				
		GND					AL31				
		GND					AL32				
		GND					AM32				
		GND					AM33				
		GND					AM34				
		GND					F33				
		GND					F34				
		GND					G31				
		GND					G32				
		GND					G33				
		GND					H33				
		GND					H34				
		GND					J31				
		GND					J32				
		GND					K33				
		GND					K34				
		GND					L31				
		GND					L32				
		GND					M33				
		GND					M34				
		GND					N31				
		GND					N32				
		GND					P27				
		GND					P29				
		GND					P33				
		GND					P34				
		GND					R31				
		GND					R32				
		GND					T28				
		GND					T30				
		GND					T33				
		GND					T34				
		GND					U31				
		GND					U32				
		GND					V29				
		GND					V33				
		GND					V34				
		GND					W31				
		GND					W32				
		GND					Y28				
		GND					Y30				
		GND					Y33				
		GND					Y34				
		GND					AA3				
		GND					AA4				
		GND					AB1				
		GND					AB2				
		GND					AC3				
		GND					AC4				
		GND					AD1				
		GND					AD2				
		GND					AE3				
		GND					AE4				
		GND					AF1				
		GND					AF2				
		GND					AG3				
		GND					AG4				
		GND					AH1				
		GND					AH2				
		GND					AJ3				
		GND					AJ4				
		GND					AK1				
		GND					AK2				
		GND					AL3				
		GND					AL4				
		GND					AM1				
		GND					AM2				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					AM3				
		GND					F1				
		GND					F2				
		GND					G2				
		GND					G3				
		GND					G4				
		GND					H1				
		GND					H2				
		GND					J3				
		GND					J4				
		GND					K1				
		GND					K2				
		GND					L3				
		GND					L4				
		GND					M1				
		GND					M2				
		GND					N3				
		GND					N4				
		GND					P1				
		GND					P2				
		GND					P6				
		GND					R3				
		GND					R4				
		GND					T1				
		GND					T2				
		GND					T5				
		GND					T7				
		GND					U3				
		GND					U4				
		GND					U8				
		GND					V1				
		GND					V2				
		GND					V6				
		GND					W3				
		GND					W4				
		GND					Y1				
		GND					Y2				
		GND					Y5				
		GND					Y7				
		GND					R13				
		GND					R13				
		GND					T13				
		GND					AA11				
		GND					AA16				
		GND					AA19				
		GND					AA23				
		GND					AA26				
		GND					AA7				
		GND					AB17				
		GND					AB30				
		GND					AB5				
		GND					AC10				
		GND					AC13				
		GND					AC16				
		GND					AC19				
		GND					AC22				
		GND					AC25				
		GND					AC7				
		GND					AD30				
		GND					AD5				
		GND					AE12				
		GND					AE15				
		GND					AE18				
		GND					AE21				
		GND					AE24				
		GND					AE27				
		GND					AE6				
		GND					AE9				
		GND					AF30				
		GND					AF5				
		GND					AG11				
		GND					AG14				
		GND					AG17				
		GND					AG20				
		GND					AG23				
		GND					AG26				
		GND					AG29				
		GND					AG8				
		GND					AH30				
		GND					AH5				
		GND					AJ10				
		GND					AJ13				
		GND					AJ16				
		GND					AJ19				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					AJ22				
		GND					AJ25				
		GND					AJ28				
		GND					AJ7				
		GND					AK30				
		GND					AK5				
		GND					AL12				
		GND					AL15				
		GND					AL18				
		GND					AL21				
		GND					AL24				
		GND					AL27				
		GND					AL6				
		GND					AL9				
		GND					AN11				
		GND					AN14				
		GND					AN17				
		GND					AN20				
		GND					AN23				
		GND					AN26				
		GND					AN29				
		GND					AN32				
		GND					AN5				
		GND					AN8				
		GND					B12				
		GND					B15				
		GND					B18				
		GND					B21				
		GND					B24				
		GND					B27				
		GND					B3				
		GND					B30				
		GND					B33				
		GND					B6				
		GND					B9				
		GND					C1				
		GND					D11				
		GND					D14				
		GND					D17				
		GND					D2				
		GND					D20				
		GND					D23				
		GND					D26				
		GND					D29				
		GND					D32				
		GND					D5				
		GND					D8				
		GND					E33				
		GND					F10				
		GND					F13				
		GND					F16				
		GND					F19				
		GND					F22				
		GND					F25				
		GND					F28				
		GND					F7				
		GND					G30				
		GND					H12				
		GND					H15				
		GND					H18				
		GND					H21				
		GND					H24				
		GND					H27				
		GND					H30				
		GND					H5				
		GND					H6				
		GND					H9				
		GND					K11				
		GND					K23				
		GND					K26				
		GND					K29				
		GND					K30				
		GND					K5				
		GND					K8				
		GND					L14				
		GND					L18				
		GND					L19				
		GND					L20				
		GND					L30				
		GND					M10				
		GND					M13				
		GND					M17				
		GND					M21				
		GND					M25				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					M28				
		GND					M29				
		GND					M30				
		GND					M5				
		GND					M7				
		GND					N15				
		GND					N20				
		GND					N22				
		GND					N27				
		GND					N8				
		GND					P14				
		GND					P18				
		GND					P23				
		GND					P8				
		GND					P9				
		GND					R12				
		GND					R17				
		GND					R21				
		GND					R25				
		GND					T11				
		GND					T15				
		GND					T26				
		GND					U23				
		GND					U27				
		GND					V12				
		GND					V14				
		GND					V16				
		GND					V18				
		GND					V20				
		GND					V26				
		GND					V9				
		GND					W23				
		GND					Y13				
		GND					Y15				
		GND					Y20				
		GND					Y8				
		GND					U17				
		VCC					L15				
		VCC					L17				
		VCC					L19				
		VCC					L21				
		VCC					V15				
		VCC					V17				
		VCC					V19				
		VCC					V21				
		VCC					M14				
		VCC					M15				
		VCC					M16				
		VCC					M18				
		VCC					M19				
		VCC					M20				
		VCC					N14				
		VCC					N16				
		VCC					N17				
		VCC					N18				
		VCC					N19				
		VCC					N21				
		VCC					P15				
		VCC					P16				
		VCC					P17				
		VCC					P19				
		VCC					P20				
		VCC					P21				
		VCC					R14				
		VCC					R15				
		VCC					R16				
		VCC					R18				
		VCC					R19				
		VCC					R20				
		VCC					T14				
		VCC					T16				
		VCC					T19				
		VCC					T20				
		VCC					T21				
		VCC					U14				
		VCC					U15				
		VCC					U16				
		VCC					U18				
		VCC					U19				
		VCC					U20				
		VCC					U21				
		VCC					T18				
		VCCPT					AA10				
		VCCPT					AA17				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		VCCPT					AB25				
		VCCPT					K19				
		VCCPT					M11				
		VCCPT					N25				
		DNU					AN33				
		DNU					AP33				
		DNU					AL30				
		DNU					AE17				
		DNU					AP2				
		DNU					AN2				
		DNU					G5				
		DNU					K20				
		DNU					T17				
		VCCPGM					AH28				
		VCCPGM					AK7				
		TEMPDIODEn					M6				
		TEMPDIODEp					L5				
		VCCBAT					AH7				
		VCCIO3A					AM27				
		VCCIO3A					AP29				
		VCCIO3B					AP23				
		VCCIO3B					AP26				
		VCCIO3C					AM21				
		VCCIO3C					AP20				
		VCCIO3D					AP17				
		VCCIO4A					AP5				
		VCCIO4B					AM9				
		VCCIO4B					AP8				
		VCCIO4C					AP11				
		VCCIO4C					AP14				
		VCCIO4D					AM15				
		VCCIO7A					A3				
		VCCIO7B					A6				
		VCCIO7B					A9				
		VCCIO7C					A12				
		VCCIO7C					A15				
		VCCIO7D					A18				
		VCCIO7D					C20				
		VCCIO8A					A30				
		VCCIO8C					A27				
		VCCIO8C					C26				
		VCCIO8D					A24				
		VCCPD3AB					AM24				
		VCCPD3AB					AM29				
		VCCPD3CD					AL20				
		VCCPD4					AM12				
		VCCPD4					AM8				
		VCCPD7					C14				
		VCCPD7					C18				
		VCCPD7					C8				
		VCCPD8					C24				
		VCCPD8					C30				
3A	VREFB3AN0	VREFB3AN0					AD27				
3B	VREFB3BN0	VREFB3BN0					AD25				
3C	VREFB3CN0	VREFB3CN0					AD21				
3D	VREFB3DN0	VREFB3DN0					AD19				
4A	VREFB4AN0	VREFB4AN0					AE7				
4B	VREFB4BN0	VREFB4BN0					AD10				
4C	VREFB4CN0	VREFB4CN0					AD13				
4D	VREFB4DN0	VREFB4DN0					AB16				
7A	VREFB7AN0	VREFB7AN0					C5				
7B	VREFB7BN0	VREFB7BN0					K10				
7C	VREFB7CN0	VREFB7CN0					J11				
7D	VREFB7DN0	VREFB7DN0					J17				
8A	VREFB8AN0	VREFB8AN0					C29				
8C	VREFB8CN0	VREFB8CN0					H26				
8D	VREFB8DN0	VREFB8DN0					J23				
		NC					B1				
		NC					C2				
		NC					D3				
		NC					C3				
		NC					D4				
		NC					C4				
		NC					B5				
		NC					A5				
		NC					A31				
		NC					A32				
		NC					C31				
		NC					B31				
		NC					F30				
		NC					E29				
		NC					E32				
		NC					D33				
		NC					D34				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1152	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		NC					E34				
		VCCH GXBL0					V30				
		VCCH GXBL1					P30				
		VCCH GXBR0					V5				
		VCCH GXBR1					P5				
		VCCR GXBL0					Y29				
		VCCR GXBL1					T29				
		VCCR GXBR0					Y6				
		VCCR GXBR1					T6				
		VCCT GXBL0					V28				
		VCCT GXBL1					W28				
		VCCT GXBL1					P28				
		VCCT GXBL1					R28				
		VCCT GXBR0					V7				
		VCCT GXBR0					W7				
		VCCT GXBR1					P7				
		VCCT GXBR1					R7				
		VCCHIP L					F22				
		VCCHIP L					R22				
		VCCHIP L					T22				
		RREF BL					AN34				
		RREF BR					AN1				
		RREF TL					G34				
		RREF TR					G1				
		VCCA FPLL					AH29				
		VCCA FPLL					AC18				
		VCCA FPLL					AJ6				
		VCCA FPLL					G6				
		VCCA FPLL					K17				
		VCCA FPLL					G29				
		VCCA FPLL					T27				
		VCCA FPLL					W27				
		VCCA FPLL					T8				
		VCCA FPLL					W8				
		VCCA GXBL0					U30				
		VCCA GXBL1					N30				
		VCCA GXBR0					U5				
		VCCA GXBR1					N5				
		VCCHSSI L					P24				
		VCCHSSI L					R24				
		VCCHSSI L					T24				
		VCCHSSI R					P12				
		VCCHSSI R					R11				
		VCCHSSI R					T12				
		VCCD FPLL					AJ29				
		VCCD FPLL					AD18				
		VCCD FPLL					AK6				
		VCCD FPLL					F6				
		VCCD FPLL					K18				
		VCCD FPLL					F29				
		VCCD FPLL					R27				
		VCCD FPLL					V27				
		VCCD FPLL					R8				
		VCCD FPLL					V8				
		VCC AUX					AG28				
		VCC AUX					AH19				
		VCC AUX					AH6				
		VCC AUX					G18				
		VCC AUX					H7				
		VCC AUX					J30				

Note:
(1) For more information about pin definitions and pin connection guidelines, refer to the [Arria V Device Family Pin Connection Guidelines](#).



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
GXB L2		REFCLK5lp					T33				
GXB L2		REFCLK5ln					T34				
GXB L2		GXB TX L17n					C37				
GXB L2		GXB TX L17p					C36				
GXB L2		GXB RX L17n,GXB REFCLK L17n					D39				
GXB L2		GXB RX L17p,GXB REFCLK L17p					D38				
GXB L2		GXB TX L16n					E37				
GXB L2		GXB TX L16p					E36				
GXB L2		GXB RX L16n,GXB REFCLK L16n					F39				
GXB L2		GXB RX L16p,GXB REFCLK L16p					F38				
GXB L2		GXB TX L15n					G37				
GXB L2		GXB TX L15p					G36				
GXB L2		GXB RX L15n,GXB REFCLK L15n					H39				
GXB L2		GXB RX L15p,GXB REFCLK L15p					H38				
GXB L2		GXB TX L14n					J37				
GXB L2		GXB TX L14p					J36				
GXB L2		GXB RX L14n,GXB REFCLK L14n					K39				
GXB L2		GXB RX L14p,GXB REFCLK L14p					K38				
GXB L2		GXB TX L13n					L37				
GXB L2		GXB TX L13p					L36				
GXB L2		GXB RX L13n,GXB REFCLK L13n					M39				
GXB L2		GXB RX L13p,GXB REFCLK L13p					M38				
GXB L2		GXB TX L12n					N37				
GXB L2		GXB TX L12p					N36				
GXB L2		GXB RX L12n,GXB REFCLK L12n					P39				
GXB L2		GXB RX L12p,GXB REFCLK L12p					P38				
GXB L2		REFCLK4lp					V34				
GXB L2		REFCLK4ln					V35				
GXB L1		REFCLK3lp					Y33				
GXB L1		REFCLK3ln					Y34				
GXB L1		GXB TX L11n					R37				
GXB L1		GXB TX L11p					R36				
GXB L1		GXB RX L11n,GXB REFCLK L11n					T39				
GXB L1		GXB RX L11p,GXB REFCLK L11p					T38				
GXB L1		GXB TX L10n					U37				
GXB L1		GXB TX L10p					U36				
GXB L1		GXB RX L10n,GXB REFCLK L10n					V39				
GXB L1		GXB RX L10p,GXB REFCLK L10p					V38				
GXB L1		GXB TX L9n					W37				
GXB L1		GXB TX L9p					W36				
GXB L1		GXB RX L9n,GXB REFCLK L9n					Y39				
GXB L1		GXB RX L9p,GXB REFCLK L9p					Y38				
GXB L1		GXB TX L8n					AA37				
GXB L1		GXB TX L8p					AA36				
GXB L1		GXB RX L8n,GXB REFCLK L8n					AB39				
GXB L1		GXB RX L8p,GXB REFCLK L8p					AB38				
GXB L1		GXB TX L7n					AC37				
GXB L1		GXB TX L7p					AC36				
GXB L1		GXB RX L7n,GXB REFCLK L7n					AD39				
GXB L1		GXB RX L7p,GXB REFCLK L7p					AD38				
GXB L1		GXB TX L6n					AE37				
GXB L1		GXB TX L6p					AE36				
GXB L1		GXB RX L6n,GXB REFCLK L6n					AF39				
GXB L1		GXB RX L6p,GXB REFCLK L6p					AF38				
GXB L1		REFCLK2lp					AB34				
GXB L1		REFCLK2ln					AB35				
GXB L0		REFCLK1lp					AD33				
GXB L0		REFCLK1ln					AD34				
GXB L0		GXB TX L5n					AG37				
GXB L0		GXB TX L5p					AG36				
GXB L0		GXB RX L5n,GXB REFCLK L5n					AH39				
GXB L0		GXB RX L5p,GXB REFCLK L5p					AH38				
GXB L0		GXB TX L4n					AJ37				
GXB L0		GXB TX L4p					AJ36				
GXB L0		GXB RX L4n,GXB REFCLK L4n					AK39				
GXB L0		GXB RX L4p,GXB REFCLK L4p					AK38				
GXB L0		GXB TX L3n					AL37				
GXB L0		GXB TX L3p					AL36				
GXB L0		GXB RX L3n,GXB REFCLK L3n					AM39				
GXB L0		GXB RX L3p,GXB REFCLK L3p					AM38				
GXB L0		GXB TX L2n					AN37				
GXB L0		GXB TX L2p					AN36				
GXB L0		GXB RX L2n,GXB REFCLK L2n					AP39				
GXB L0		GXB RX L2p,GXB REFCLK L2p					AP38				
GXB L0		GXB TX L1n					AR37				
GXB L0		GXB TX L1p					AR36				
GXB L0		GXB RX L1n,GXB REFCLK L1n					AT39				
GXB L0		GXB RX L1p,GXB REFCLK L1p					AT38				
GXB L0		GXB TX L0n					AU37				
GXB L0		GXB TX L0p					AU36				
GXB L0		GXB RX L0n,GXB REFCLK L0n					AV39				
GXB L0		GXB RX L0p,GXB REFCLK L0p					AV38				
GXB L0		REFCLK0lp					AF34				
GXB L0		REFCLK0ln					AF35				
3A		nCONFIG		nCONFIG			AK35				
TRST		TRST		TRST			AM35				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
3A		TMS		TMS			AT35				
3A		TCK		TCK			AA31				
3A		TDI		TDI			AJ34				
3A		TDO		TDO			AH34				
3A		nCS0		nCS0			AD32				
3A		AS_DATA3		AS_DATA3			AG32				
3A		AS_DATA2		AS_DATA2			AC32				
3A		AS_DATA1		AS_DATA1			Y31				
3A		AS_DATA0,ASDO		AS_DATA0,ASDO			AB31				
3A		DCLK		DCLK			AC31				
3A	VREFB3AN0	IO		CLKUSR	DIFFIO TX B1n	DIFFOUT B1n	AN34	DC1B	DC1B		
3A	VREFB3AN0	IO	RZQ_0	CRC_ERROR	DIFFIO RX B1p	DIFFOUT B1p	AN33	DC1B			
3A	VREFB3AN0	IO			DIFFIO RX B2n	DIFFOUT B2n	AR34	DQS1B			
3A	VREFB3AN0	IO		DEV OE	DIFFIO RX B2p	DIFFOUT B2p	AP34	DQS1B	DC1B/CQn1B		
3A	VREFB3AN0	IO		DEV CLRn	DIFFIO TX B3n	DIFFOUT B3n	AM34	DC1B			
3A	VREFB3AN0	IO		INIT_DONE	DIFFIO TX B3p	DIFFOUT B3p	AL34	DC1B			
3A	VREFB3AN0	IO		nCEO	DIFFIO RX B4n	DIFFOUT B4n	AN32	DQS2B	DQS1B/DQ1B		
3A	VREFB3AN0	IO		DATA0	DIFFIO RX B4p	DIFFOUT B4p	AP33	DQS2B	DQS1B/CQ1B		
3A	VREFB3AN0	IO		DATA1	DIFFIO TX B5n	DIFFOUT B5n	AT33	DQ2B			
3A	VREFB3AN0	IO		DATA2	DIFFIO TX B5p	DIFFOUT B5p	AR33	DQ2B			
3A	VREFB3AN0	IO		DATA3	DIFFIO RX B6n	DIFFOUT B6n	AU34	DQ2B			
3A	VREFB3AN0	IO		DATA4	DIFFIO RX B6p	DIFFOUT B6p	AU33	DQ2B			
3A	VREFB3AN0	IO		DATA5	DIFFIO TX B7n	DIFFOUT B7n	AN31	DQ3B		DC1B	
3A	VREFB3AN0	IO		DATA6	DIFFIO TX B7p	DIFFOUT B7p	AM31	DQ3B		DC1B	
3A	VREFB3AN0	IO		DATA7	DIFFIO RX B8n	DIFFOUT B8n	AJ32	DQS3B	DQ2B	DC1B	
3A	VREFB3AN0	IO		DATA8	DIFFIO RX B8p	DIFFOUT B8p	AR32	DQS3B	DQ2B/CQn2B		
3A	VREFB3AN0	IO		DATA9	DIFFIO TX B9n	DIFFOUT B9n	AR31	DQ3B		DC1B	
3A	VREFB3AN0	IO		DATA10	DIFFIO TX B9p	DIFFOUT B9p	AP31	DQ3B		DC1B	
3A	VREFB3AN0	IO		DATA11	DIFFIO RX B10n	DIFFOUT B10n	AW34	DQS4B	DQS2B/DQ2B	DC1B	
3A	VREFB3AN0	IO		DATA12	DIFFIO RX B10p	DIFFOUT B10p	AV34	DQS4B	DQS2B/CQ2B	DC1B/CQn1B	
3A	VREFB3AN0	IO		DATA13	DIFFIO TX B11n	DIFFOUT B11n	AW31	DQ4B		DC1B	
3A	VREFB3AN0	IO		DATA14	DIFFIO TX B11p	DIFFOUT B11p	AV31	DQ4B		DC1B	
3A	VREFB3AN0	IO		DATA15	DIFFIO RX B12n	DIFFOUT B12n	AW32	DQ4B		DC1B	
3A	VREFB3AN0	IO		DATA16	DIFFIO RX B12p	DIFFOUT B12p	AV32	DQ4B		DC1B	
3A	VREFB3AN0	IO		DATA17	DIFFIO TX B13n	DIFFOUT B13n	AJ33	DQ5B		DC1B	
3A	VREFB3AN0	IO		DATA18	DIFFIO TX B13p	DIFFOUT B13p	AH33	DQ5B		DC1B	
3A	VREFB3AN0	IO		DATA19	DIFFIO RX B14n	DIFFOUT B14n	AL33	DQS5B	DQ3B	DQS1B/DQ1B	
3A	VREFB3AN0	IO		DATA20	DIFFIO RX B14p	DIFFOUT B14p	AK33	DQS5B	DQ3B/CQn3B	DQS1B/CQ1B	
3A	VREFB3AN0	IO		DATA21	DIFFIO TX B15n	DIFFOUT B15n	AK32	DQ5B		DC1B	
3A	VREFB3AN0	IO		DATA22	DIFFIO TX B15p	DIFFOUT B15p	AJ32	DQ5B		DC1B	
3A	VREFB3AN0	IO		DATA23	DIFFIO RX B16n	DIFFOUT B16n	AH31	DQS6B	DQS3B/DQ3B	DC1B	
3A	VREFB3AN0	IO		DATA24	DIFFIO RX B16p	DIFFOUT B16p	AG31	DQS6B	DQS3B/CQ3B	DC1B	
3A	VREFB3AN0	IO		DATA25	DIFFIO TX B17n	DIFFOUT B17n	AF31	DQ6B		DC1B	
3A	VREFB3AN0	IO		DATA26	DIFFIO TX B17p	DIFFOUT B17p	AE31	DQ6B		DC1B	
3A	VREFB3AN0	IO		DATA27	DIFFIO RX B18n	DIFFOUT B18n	AJ30	DQ6B		DC1B	
3A	VREFB3AN0	IO		DATA28	DIFFIO RX B18p	DIFFOUT B18p	AH30	DQ6B		DC1B	
3B	VREFB3BN0	IO		DATA29	DIFFIO TX B19n	DIFFOUT B19n	AR30	DQ7B		DQ1B	
3B	VREFB3BN0	IO		DATA30	DIFFIO TX B19p	DIFFOUT B19p	AP30	DQ7B		DQ1B	
3B	VREFB3BN0	IO		DATA31	DIFFIO RX B20n	DIFFOUT B20n	AU30	DQS7B	DQ4B	DQ1B	
3B	VREFB3BN0	IO		PR_DONE	DIFFIO RX B20p	DIFFOUT B20p	AT30	DQS7B	DQ4B/CQn4B	DQ2B	DQ1B
3B	VREFB3BN0	IO		PR_REQUEST	DIFFIO TX B21n	DIFFOUT B21n	AN30	DQ7B		DQ2B	DQ1B
3B	VREFB3BN0	IO		PR_READY	DIFFIO TX B21p	DIFFOUT B21p	AN29	DQ7B		DQ2B	DQ1B
3B	VREFB3BN0	IO	CLK0n		DIFFIO RX B22n	DIFFOUT B22n	AW29	DQS8B	DQS4B/DQ4B	DQ2B	DC1B
3B	VREFB3BN0	IO	CLK0p		DIFFIO RX B22p	DIFFOUT B22p	AV29	DQS8B	DQS4B/CQ4B	DQ2B/CQn2B	DC1B
3B	VREFB3BN0	IO		PR_ERROR	DIFFIO TX B23n	DIFFOUT B23n	AU29	DQ8B		DQ2B	DC1B
3B	VREFB3BN0	IO		CvP_CONFDONE	DIFFIO TX B23p	DIFFOUT B23p	AT29	DQ8B		DQ2B	DC1B
3B	VREFB3BN0	IO	CLK1n		DIFFIO RX B24n	DIFFOUT B24n	AW28	DQ8B		DQ2B	DC1B
3B	VREFB3BN0	IO	CLK1p		DIFFIO RX B24p	DIFFOUT B24p	AV28	DQ8B		DQ2B	DC1B
3B	VREFB3BN0	IO	FPLL_BL_CLKOUT1,FPLL_BL_CLKOUTn		DIFFIO TX B25n	DIFFOUT B25n	AE30	DQ9B		DQ2B	DC1B
3B	VREFB3BN0	IO	FPLL_BL_CLKOUT0,FPLL_BL_CLKOUTp,FPLL_BL_FB0		DIFFIO TX B25p	DIFFOUT B25p	AD30	DQ9B		DQ2B	DC1B
3B	VREFB3BN0	IO	FPLL_BL_CLKOUT3,FPLL_BL_FBn		DIFFIO RX B26n	DIFFOUT B26n	AC30	DQS9B	DQ5B	DQS2B/DQ2B	DC1B
3B	VREFB3BN0	IO	FPLL_BL_CLKOUT2,FPLL_BL_FBp,FPLL_BL_FB1		DIFFIO RX B26p	DIFFOUT B26p	AB30	DQS9B	DQ5B/CQn5B	DQS2B/CQ2B	DC1B
3B	VREFB3BN0	IO		nPERSTL0	DIFFIO TX B27n	DIFFOUT B27n	AC28	DQ9B		DQ2B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B27p	DIFFOUT B27p	AB28	DQ9B		DQ2B	DC1B
3B	VREFB3BN0	IO	CLK2n		DIFFIO RX B28n	DIFFOUT B28n	AG30	DQS10B	DQS5B/DQ5B	DQ2B	DC1B
3B	VREFB3BN0	IO	CLK2p		DIFFIO RX B28p	DIFFOUT B28p	AF29	DQS10B	DQS5B/CQ5B	DQ2B	DC1B/CQn1B
3B	VREFB3BN0	IO			DIFFIO TX B29n	DIFFOUT B29n	AE29	DQ9B		DQ2B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B29p	DIFFOUT B29p	AD29	DQ9B		DQ2B	DC1B
3B	VREFB3BN0	IO	CLK3n		DIFFIO RX B30n	DIFFOUT B30n	AH28	DC10B		DQ2B	DC1B
3B	VREFB3BN0	IO	CLK3p		DIFFIO RX B30p	DIFFOUT B30p	AG28	DC10B		DQ2B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B31n	DIFFOUT B31n	AL30	DQ11B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B31p	DIFFOUT B31p	AK30	DQ11B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO RX B32n	DIFFOUT B32n	AM29	DQS11B		DQ3B	DQS1B/DQ1B
3B	VREFB3BN0	IO			DIFFIO RX B32p	DIFFOUT B32p	AL29	DQS11B	DQ6B/CQn6B	DQ3B	DQS1B/CQ1B
3B	VREFB3BN0	IO			DIFFIO TX B33n	DIFFOUT B33n	AJ29	DQ11B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B33p	DIFFOUT B33p	AK29	DQ11B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO RX B34n	DIFFOUT B34n	AR28	DQS12B	DQS6B/DQ6B	DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO RX B34p	DIFFOUT B34p	AP28	DQS12B	DQS6B/CQ6B	DQ3B/CQn3B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B35n	DIFFOUT B35n	AL28	DQ12B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B35p	DIFFOUT B35p	AL27	DQ12B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO RX B36n	DIFFOUT B36n	AN28	DQ12B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO RX B36p	DIFFOUT B36p	AM28	DQ12B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B37n	DIFFOUT B37n	AA27	DQ13B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO TX B37p	DIFFOUT B37p	AA26	DQ13B		DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO RX B38n	DIFFOUT B38n	AA29	DQS13B	DQ7B	DQS3B/DQ3B	DC1B
3B	VREFB3BN0	IO			DIFFIO RX B38p	DIFFOUT B38p	AA28	DQS13B	DQ7B/CQn7B	DQ3B/CO3B	DC1B



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Output Channel	Emulated LVDS	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
3B	VREFB3BNO	IO			DIFFIO TX B39n	DIFFOUT B39n	AC27	DQ13B	DO7B	DQ3B	DQ1B
3B	VREFB3BNO	IO			DIFFIO TX B39p	DIFFOUT B39p	AB27	DQ13B	DO7B	DQ3B	DQ1B
3B	VREFB3BNO	IO			DIFFIO RX B40n	DIFFOUT B40n	AE27	DQS14B	DOSn7B/DQ7B	DQ3B	DQ1B
3B	VREFB3BNO	IO			DIFFIO RX B40p	DIFFOUT B40p	AD27	DQS14B	DQS7B/CQ7B	DQ3B	DQ1B
3B	VREFB3BNO	IO			DIFFIO TX B41n	DIFFOUT B41n	AH27	DQ14B	DO7B	DQ3B	DQ1B
3B	VREFB3BNO	IO			DIFFIO TX B41p	DIFFOUT B41p	AG27	DQ14B	DO7B	DQ3B	DQ1B
3B	VREFB3BNO	IO			DIFFIO RX B42n	DIFFOUT B42n	AK27	DQ14B	DO7B	DQ3B	DQ1B
3B	VREFB3BNO	IO			DIFFIO RX B42p	DIFFOUT B42p	AJ27	DQ14B	DO7B	DQ3B	DQ1B
3C	VREFB3CNO	IO			DIFFIO TX B43n	DIFFOUT B43n	AU27	DQ15B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B43p	DIFFOUT B43p	AT27	DQ15B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B44n	DIFFOUT B44n	AW26	DQS15B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B44p	DIFFOUT B44p	AV26	DQS15B	DO8B/CQn8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B45n	DIFFOUT B45n	AU26	DQ15B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B45p	DIFFOUT B45p	AT26	DQ15B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B46n	DIFFOUT B46n	AR27	DQS16B	DOSn8B/DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B46p	DIFFOUT B46p	AP27	DQS16B	DOS8B/CQ8B	DQ4B/CQn4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B47n	DIFFOUT B47n	AM26	DQ16B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B47p	DIFFOUT B47p	AL26	DQ16B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B48n	DIFFOUT B48n	AN27	DQ16B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B48p	DIFFOUT B48p	AN26	DQ16B	DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B49n	DIFFOUT B49n	AE26	DQ17B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B49p	DIFFOUT B49p	AD26	DQ17B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B50n	DIFFOUT B50n	AA25	DQS17B	DO9B	DQSn4B/DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B50p	DIFFOUT B50p	AB25	DQS17B	DO9B/CQn9B	DQS4B/CQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B51n	DIFFOUT B51n	AC26	DQ17B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B51p	DIFFOUT B51p	AC25	DQ17B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B52n	DIFFOUT B52n	AK26	DQS18B	DOSn8B/DO8B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B52p	DIFFOUT B52p	AJ26	DQS18B	DOS9B/CQ9B	DQ4B	DQ2B/CQn2B
3C	VREFB3CNO	IO			DIFFIO TX B53n	DIFFOUT B53n	AG26	DQ18B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B53p	DIFFOUT B53p	AF26	DQ18B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B54n	DIFFOUT B54n	AH25	DQ18B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B54p	DIFFOUT B54p	AG25	DQ18B	DO9B	DQ4B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B55n	DIFFOUT B55n	AW25	DQ19B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B55p	DIFFOUT B55p	AV25	DQ19B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B56n	DIFFOUT B56n	AU25	DQS19B	DO10B	DO5B	DQS2B/DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B56p	DIFFOUT B56p	AU24	DQS19B	DO10B/CQn10B	DO5B	DQS2B/CQ2B
3C	VREFB3CNO	IO			DIFFIO TX B57n	DIFFOUT B57n	AT24	DQ19B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B57p	DIFFOUT B57p	AR24	DQ19B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B58n	DIFFOUT B58n	AR25	DQS20B	DOSn10B/DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B58p	DIFFOUT B58p	AP25	DQS20B	DOS10B/CQ10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B59n	DIFFOUT B59n	AN25	DQ20B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B59p	DIFFOUT B59p	AM25	DQ20B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B60n	DIFFOUT B60n	AP24	DQ20B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B60p	DIFFOUT B60p	AN24	DQ20B	DO10B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B61n	DIFFOUT B61n	AC24	DQ21B	DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B61p	DIFFOUT B61p	AB24	DQ21B	DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B62n	DIFFOUT B62n	AF25	DQS21B	DQ11B	DQSns5B/DQ5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B62p	DIFFOUT B62p	AE25	DQS21B	DO11B/CQn11B	DQS5B/CQ5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B63n	DIFFOUT B63n	AE24	DQ21B	DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B63p	DIFFOUT B63p	AD24	DQ21B	DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B64n	DIFFOUT B64n	AG24	DQS22B	DQS11B/DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B64p	DIFFOUT B64p	AH24	DQS22B	DOS11B/CQ11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B65n	DIFFOUT B65n	AK24	DQ22B	DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO TX B65p	DIFFOUT B65p	AJ24	DQ22B	DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B66n	DIFFOUT B66n	AL24	DQ22B	DO11B	DO5B	DQ2B
3C	VREFB3CNO	IO			DIFFIO RX B66p	DIFFOUT B66p	AL25	DQ22B	DO11B	DO5B	DQ2B
3D	VREFB3DNO	IO			DIFFIO TX B67n	DIFFOUT B67n	AW23	DQ23B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B67p	DIFFOUT B67p	AV23	DQ23B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B68n	DIFFOUT B68n	AW22	DQS23B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B68p	DIFFOUT B68p	AV22	DQS23B	DO12B/CQn12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B69n	DIFFOUT B69n	AU23	DQ23B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B69p	DIFFOUT B69p	AT23	DQ23B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B70n	DIFFOUT B70n	AR22	DQS24B	DOSn12B/DQ12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B70p	DIFFOUT B70p	AP22	DQS24B	DQS12B/CQ12B	DO6B/CQn6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B71n	DIFFOUT B71n	AN22	DQ24B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B71p	DIFFOUT B71p	AM22	DQ24B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B72n	DIFFOUT B72n	AN23	DQ24B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B72p	DIFFOUT B72p	AM23	DQ24B	DO12B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B73n	DIFFOUT B73n	AE23	DQ25B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B73p	DIFFOUT B73p	AD23	DQ25B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B74n	DIFFOUT B74n	AG23	DQS25B	DO13B	DQSns6B/DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B74p	DIFFOUT B74p	AF23	DQS25B	DO13B/CQn13B	DQS6B/CQ6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B75n	DIFFOUT B75n	AE22	DQ25B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B75p	DIFFOUT B75p	AD22	DQ25B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO	CLK4n		DIFFIO RX B76n	DIFFOUT B76n	AJ22	DQS26B	DQS13B/DQ13B	DO6B	DQ3B
3D	VREFB3DNO	IO	CLK4p		DIFFIO RX B76p	DIFFOUT B76p	AH22	DQS26B	DQS13B/CQ13B	DO6B	DQ3B/CQn3B
3D	VREFB3DNO	IO			DIFFIO TX B77n	DIFFOUT B77n	AG22	DQ26B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B77p	DIFFOUT B77p	AF22	DQ26B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO	CLK5n		DIFFIO RX B78n	DIFFOUT B78n	AL23	DQ26B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO	CLK5p		DIFFIO RX B78p	DIFFOUT B78p	AK23	DQ26B	DO13B	DO6B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B79n	DIFFOUT B79n	AW20	DQ27B	DO14B	DO7B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B79p	DIFFOUT B79p	AV20	DQ27B	DO14B	DO7B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B80n	DIFFOUT B80n	AU21	DQS27B	DO14B	DQSns3B/DO3B	DQ3B
3D	VREFB3DNO	IO			DIFFIO RX B80p	DIFFOUT B80p	AT21	DQS27B	DO14B/CQn14B	DO7B	DQS3B/CQ3B
3D	VREFB3DNO	IO			DIFFIO TX B81n	DIFFOUT B81n	AU20	DQ27B	DO14B	DO7B	DQ3B
3D	VREFB3DNO	IO			DIFFIO TX B81p	DIFFOUT B81p	AT20	DQ27B	DO14B	DO7B	DQ3B



Pin Information for the Arria® V 5AGZME7 Device
Version 1.0
Note (1)

Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Output Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
3D	VREFB3DN0	IO			DIFFIO RX B82n	DIFFOUT B82n	AR21	DQSn29B	DQSn14B/DQ14B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B82p	DIFFOUT B82p	AR20	DQSn28B	DQSn14B/CQ14B	DQ7B/CQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B83n	DIFFOUT B83n	AM20	DQ28B	DO14B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B83p	DIFFOUT B83p	AN20	DQ28B	DO14B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B84n	DIFFOUT B84n	AP21	DQ28B	DO14B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B84p	DIFFOUT B84p	AN21	DQ28B	DO14B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B85n	DIFFOUT B85n	AD21	DQ29B	DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B85p	DIFFOUT B85p	AD20	DQ29B	DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B86n	DIFFOUT B86n	AG21	DQSn29B	DO15B	DQSn7B/DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B86p	DIFFOUT B86p	AH21	DQSn29B	DO15B/CQn15B	DQSn7B/CQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B87n	DIFFOUT B87n	AE21	DQ29B	DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B87p	DIFFOUT B87p	AE20	DQ29B	DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B88n	DIFFOUT B88n	AL22	DQSn30B	DQSn15B/DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B88p	DIFFOUT B88p	AK21	DQSn30B	DQSn15B/CQ15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B89n	DIFFOUT B89n	AJ21	DQ30B	DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO TX B89p	DIFFOUT B89p	AJ20	DQ30B	DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B90n	DIFFOUT B90n	AL21	DQ30B	DO15B	DQ7B	DQ3B
3D	VREFB3DN0	IO			DIFFIO RX B90p	DIFFOUT B90p	AL20	DQ30B	DO15B	DQ7B	DQ3B
4D	VREFB4DN0	IO			DIFFIO TX B127n	DIFFOUT B127n	AH19	DQ43B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B127p	DIFFOUT B127p	AG19	DQ43B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B128n	DIFFOUT B128n	AK18	DQSn43B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B128p	DIFFOUT B128p	AJ19	DQSn43B	DO16B/CQn16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B129n	DIFFOUT B129n	AJ18	DQ43B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B129p	DIFFOUT B129p	AH18	DQ43B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B130n	DIFFOUT B130n	AG18	DQSn44B	DQSn16B/DQ16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B130p	DIFFOUT B130p	AF19	DQSn44B	DQSn16B/CQ16B	DQ8B/CQn8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B131n	DIFFOUT B131n	AE19	DQ44B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B131p	DIFFOUT B131p	AE18	DQ44B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B132n	DIFFOUT B132n	AD17	DQ44B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B132p	DIFFOUT B132p	AD18	DQ44B	DO16B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B133n	DIFFOUT B133n	AM19	DQ45B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B133p	DIFFOUT B133p	AL18	DQ45B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B134n	DIFFOUT B134n	AN18	DQSn45B	DO17B	DQSn8B/DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B134p	DIFFOUT B134p	AN19	DQSn45B	DO17B/CQn17B	DQSn8B/CQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B135n	DIFFOUT B135n	AR18	DQ45B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B135p	DIFFOUT B135p	AP18	DQ45B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B136n	DIFFOUT B136n	AR19	DQSn46B	DQSn17B/DQ17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B136p	DIFFOUT B136p	AP19	DQSn46B	DQSn17B/CQ17B	DQ8B	DQ4B/CQn4B
4D	VREFB4DN0	IO			DIFFIO TX B137n	DIFFOUT B137n	AU18	DQ46B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B137p	DIFFOUT B137p	AT18	DQ46B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B138n	DIFFOUT B138n	AW19	DQ46B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B138p	DIFFOUT B138p	AV19	DQ46B	DO17B	DQ8B	DQ4B
4D	VREFB4DN0	IO	FPLL_BC_CLKOUT1,FPLL_BC_CLKOUTn		DIFFIO TX B139n	DIFFOUT B139n	AJ17	DQ47B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO	FPLL_BC_CLKOUT0,FPLL_BC_CLKOUTp,FPLL_BC_FB0		DIFFIO TX B139p	DIFFOUT B139p	AH16	DQ47B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO	FPLL_BC_CLKOUT3,FPLL_BC_FBn		DIFFIO RX B140n	DIFFOUT B140n	AL17	DQSn47B	DO18B	DQ9B	DQSn4B/DQ4B
4D	VREFB4DN0	IO	FPLL_BC_CLKOUT2,FPLL_BC_FBp,FPLL_BC_FB1		DIFFIO RX B140p	DIFFOUT B140p	AK17	DQSn47B	DO18B/CQn18B	DQ9B	DQSn4B/CQ4B
4D	VREFB4DN0	IO			DIFFIO TX B141n	DIFFOUT B141n	AM16	DQ47B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B141p	DIFFOUT B141p	AL16	DQ47B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO	CLK6n		DIFFIO RX B142n	DIFFOUT B142n	AG17	DQSn48B	DQSn18B/DQ18B	DQ9B	DQ4B
4D	VREFB4DN0	IO	CLK6p		DIFFIO RX B142p	DIFFOUT B142p	AF17	DQSn48B	DQSn18B/CQ18B	DQ9B/CQn9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B143n	DIFFOUT B143n	AG16	DQ48B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B143p	DIFFOUT B143p	AF16	DQ48B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO	CLK7n		DIFFIO RX B144n	DIFFOUT B144n	AE16	DQ48B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO	CLK7p		DIFFIO RX B144p	DIFFOUT B144p	AE17	DQ48B	DO18B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B145n	DIFFOUT B145n	AN17	DQ49B	DO19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B145p	DIFFOUT B145p	AM17	DQ49B	DO19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B146n	DIFFOUT B146n	AP16	DQSn49B	DO19B	DQSn9B/DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B146p	DIFFOUT B146p	AN16	DQSn49B	DO19B/CQn19B	DQSn9B/CQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B147n	DIFFOUT B147n	AT17	DQ49B	DO19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B147p	DIFFOUT B147p	AR17	DQ49B	DO19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B148n	DIFFOUT B148n	AU16	DQSn50B	DQSn19B/DQ19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B148p	DIFFOUT B148p	AU17	DQSn50B	DQSn19B/CQ19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B149n	DIFFOUT B149n	AW16	DQ50B	DO19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO TX B149p	DIFFOUT B149p	AV16	DQ50B	DO19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B150n	DIFFOUT B150n	AW17	DQ50B	DO19B	DQ9B	DQ4B
4D	VREFB4DN0	IO			DIFFIO RX B150p	DIFFOUT B150p	AV17	DQ50B	DO19B	DQ9B	DQ4B
4C	VREFB4CN0	IO			DIFFIO TX B151n	DIFFOUT B151n	AB15	DQn20B	DO20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B151p	DIFFOUT B151p	AB16	DQn20B	DO20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B152n	DIFFOUT B152n	AD16	DQSn51B	DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B152p	DIFFOUT B152p	AC15	DQSn51B	DQ20B/CQn20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B153n	DIFFOUT B153n	AA15	DQ51B	DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B153p	DIFFOUT B153p	AA14	DQ51B	DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B154n	DIFFOUT B154n	AE15	DQSn52B	DQSn20B/DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B154p	DIFFOUT B154p	AD15	DQSn52B	DQSn20B/CQ20B	DQ10B/CQn10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B155n	DIFFOUT B155n	AJ15	DQ52B	DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B155p	DIFFOUT B155p	AH15	DQ52B	DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B156n	DIFFOUT B156n	AG14	DQ52B	DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B156p	DIFFOUT B156p	AG15	DQ52B	DQ20B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B157n	DIFFOUT B157n	AL15	DQ53B	DO21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B157p	DIFFOUT B157p	AK15	DQ53B	DO21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B158n	DIFFOUT B158n	AL14	DQSn53B	DO21B	DQSn10B/DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B158p	DIFFOUT B158p	AK14	DQSn53B	DO21B/CQn21B	DQSn10B/CQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B159n	DIFFOUT B159n	AN14	DQ53B	DO21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO TX B159p	DIFFOUT B159p	AM14	DQ53B	DO21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B160n	DIFFOUT B160n	AP15	DQSn54B	DQSn21B/DQ21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFIO RX B160p	DIFFOUT B160p	AN15	DQSn54B	DQSn21B/CQ21B	DQ10B	DQ5B/CQn5B



Pin Information for the Arria® V 5AGZME7 Device
Version 1.0
Note (1)

Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Output Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
4C	VREFB4CN0	IO			DIFFFIO TX B161n	DIFFFOUT B161n	AR15	DQ54B	DQ21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B161p	DIFFFOUT B161p	AR14	DQ54B	DQ21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B162n	DIFFFOUT B162n	AU15	DQ54B	DQ21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B162p	DIFFFOUT B162p	AT15	DQ54B	DQ21B	DQ10B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B163n	DIFFFOUT B163n	AC13	DQ55B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B163p	DIFFFOUT B163p	AB13	DQ55B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B164n	DIFFFOUT B164n	AD14	DQ555B	DQ22B	DQ11B	DQ555B/DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B164p	DIFFFOUT B164p	AC14	DQ555B	DQ22B/CQn22B	DQ11B	DQ555B/CQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B165n	DIFFFOUT B165n	AA13	DQ55B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B165p	DIFFFOUT B165p	AA12	DQ55B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B166n	DIFFFOUT B166n	AF14	DQ555B	DQ5n22B/DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B166p	DIFFFOUT B166p	AE14	DQ556B	DQ522B/CQ22B	DQ11B/CQn11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B167n	DIFFFOUT B167n	AJ13	DQ56B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B167p	DIFFFOUT B167p	AH13	DQ56B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B168n	DIFFFOUT B168n	AG13	DQ56B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B168p	DIFFFOUT B168p	AF13	DQ56B	DQ22B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B169n	DIFFFOUT B169n	AM13	DQ57B	DQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B169p	DIFFFOUT B169p	AL13	DQ57B	DQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B170n	DIFFFOUT B170n	AP12	DQ5n57B	DQ23B	DQ5n11B/DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B170p	DIFFFOUT B170p	AN12	DQ57B	DQ23B/CQn23B	DQ5n11B/CQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B171n	DIFFFOUT B171n	AP13	DQ57B	DQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B171p	DIFFFOUT B171p	AN13	DQ57B	DQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B172n	DIFFFOUT B172n	AU14	DQ5n58B	DQ5n23B/DQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B172p	DIFFFOUT B172p	AT14	DQ558B	DQ523B/CQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B173n	DIFFFOUT B173n	AW14	DQ58B	DQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO TX B173p	DIFFFOUT B173p	AV14	DQ58B	DQ24B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B174n	DIFFFOUT B174n	AW13	DQ58B	DQ23B	DQ11B	DQ5B
4C	VREFB4CN0	IO			DIFFFIO RX B174p	DIFFFOUT B174p	AV13	DQ58B	DQ23B	DQ11B	DQ5B
4B	VREFB4BN0	IO			DIFFFIO TX B175n	DIFFFOUT B175n	AC12	DQ59B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B175p	DIFFFOUT B175p	AB12	DQ59B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B176n	DIFFFOUT B176n	AE12	DQ5n59B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B176p	DIFFFOUT B176p	AD12	DQ599B	DQ24B/CQn24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B177n	DIFFFOUT B177n	AE11	DQ59B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B177p	DIFFFOUT B177p	AE10	DQ59B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B178n	DIFFFOUT B178n	AJ12	DQ5n60B	DQ5n24B/DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B178p	DIFFFOUT B178p	AH12	DQ560B	DQ524B/CQ24B	DQ12B/CQn12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B179n	DIFFFOUT B179n	AF11	DQ60B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B179p	DIFFFOUT B179p	AG12	DQ60B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B180n	DIFFFOUT B180n	AK12	DQ60B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B180p	DIFFFOUT B180p	AL12	DQ60B	DQ24B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B181n	DIFFFOUT B181n	AL11	DQ61B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B181p	DIFFFOUT B181p	AK11	DQ61B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B182n	DIFFFOUT B182n	AR12	DQ5n61B	DQ25B	DQ5n12B/DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B182p	DIFFFOUT B182p	AR11	DQ561B	DQ25B/CQn25B	DQ5n12B/CQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B183n	DIFFFOUT B183n	AN11	DQ61B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B183p	DIFFFOUT B183p	AM11	DQ61B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B184n	DIFFFOUT B184n	AU12	DQ5n62B	DQ5n25B/DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B184p	DIFFFOUT B184p	AT12	DQ562B	DQ525B/CQ25B	DQ12B	DQ6B/CQn6B
4B	VREFB4BN0	IO			DIFFFIO TX B185n	DIFFFOUT B185n	AU11	DQ62B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B185p	DIFFFOUT B185p	AT11	DQ62B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B186n	DIFFFOUT B186n	AW11	DQ62B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B186p	DIFFFOUT B186p	AV11	DQ62B	DQ25B	DQ12B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B187n	DIFFFOUT B187n	AC9	DQ63B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B187p	DIFFFOUT B187p	AB9	DQ63B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B188n	DIFFFOUT B188n	AC10	DQ5n63B	DQ26B	DQ13B	DQ5n6B/DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B188p	DIFFFOUT B188p	AB10	DQ563B	DQ26B/CQn26B	DQ13B	DQ56B/CQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B189n	DIFFFOUT B189n	AE9	DQ63B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B189p	DIFFFOUT B189p	AD9	DQ63B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B190n	DIFFFOUT B190n	AG10	DQ5n64B	DQ5n26B/DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B190p	DIFFFOUT B190p	AF10	DQ564B	DQ526B/CQ26B	DQ13B/CQn13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B191n	DIFFFOUT B191n	AH9	DQ64B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B191p	DIFFFOUT B191p	AG9	DQ64B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B192n	DIFFFOUT B192n	AJ10	DQ64B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B192p	DIFFFOUT B192p	AH10	DQ64B	DQ26B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B193n	DIFFFOUT B193n	AM10	DQ65B	DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B193p	DIFFFOUT B193p	AL10	DQ65B	DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B194n	DIFFFOUT B194n	AP10	DQ5n65B	DQ27B	DQ5n13B/DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B194p	DIFFFOUT B194p	AM10	DQ565B	DQ27B/CQn27B	DQ5n13B/CQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B195n	DIFFFOUT B195n	AP9	DQ65B	DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B195p	DIFFFOUT B195p	AN9	DQ65B	DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B196n	DIFFFOUT B196n	AW10	DQ5n66B	DQ5n27B/DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B196p	DIFFFOUT B196p	AV10	DQ566B	DQ527B/CQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B197n	DIFFFOUT B197n	AT9	DQ66B	DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO TX B197p	DIFFFOUT B197p	AR9	DQ66B	DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B198n	DIFFFOUT B198n	AU10	DQ66B	DQ27B	DQ13B	DQ6B
4B	VREFB4BN0	IO			DIFFFIO RX B198p	DIFFFOUT B198p	AU9	DQ66B	DQ27B	DQ13B	DQ6B
4A	VREFB4AN0	IO			DIFFFIO TX B199n	DIFFFOUT B199n	AW8	DQ67B	DQ28B	DQ14B	
4A	VREFB4AN0	IO			DIFFFIO TX B199p	DIFFFOUT B199p	AV8	DQ67B	DQ28B	DQ14B	
4A	VREFB4AN0	IO	CLK11n		DIFFFIO RX B200n	DIFFFOUT B200n	AW7	DQ5n67B	DQ28B	DQ14B	
4A	VREFB4AN0	IO	CLK11p		DIFFFIO RX B200p	DIFFFOUT B200p	AV7	DQ567B	DQ28B/CQn28B	DQ14B	
4A	VREFB4AN0	IO			DIFFFIO TX B201n	DIFFFOUT B201n	AU8	DQ67B	DQ28B	DQ14B	
4A	VREFB4AN0	IO			DIFFFIO TX B201p	DIFFFOUT B201p	AU7	DQ67B	DQ28B	DQ14B	
4A	VREFB4AN0	IO	CLK10n		DIFFFIO RX B202n	DIFFFOUT B202n	AT8	DQ5n68B	DQ5n28B/DQ28B	DQ14B	
4A	VREFB4AN0	IO	CLK10p		DIFFFIO RX B202p	DIFFFOUT B202p	AR8	DQ568B	DQ528B/CQ28B	DQ14B/CQn14B	
4A	VREFB4AN0	IO	FPLL_BR_CLKOUT1,FPLL_BR_CLKOUTn		DIFFFIO TX B203n	DIFFFOUT B203n	AU6	DQ68B	DQ28B	DQ14B	
4A	VREFB4AN0	IO	FPLL_BR_CLKOUT0,FPLL_BR_CLKOUTp,FPLL_BR_FB0		DIFFFIO TX B203p	DIFFFOUT B203p	AT6	DQ68B	DQ28B	DQ14B	



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
4A	VREFB4AN0	IO	FPLL_BR_CLKOUT3,FPLL_BR_FBn		DIFFIO_RX_B204n	DIFFOUT_B204n	AR7	DQ68B	DQ28B	DQ14B	
4A	VREFB4AN0	IO	FPLL_BR_CLKOUT2,FPLL_BR_FBp,FPLL_BR_FB1		DIFFIO_RX_B204p	DIFFOUT_B204p	AP7	DQ68B	DQ28B	DQ14B	
4A	VREFB4AN0	IO			DIFFIO_TX_B205n	DIFFOUT_B205n	AR6	DQ69B	DQ29B	DQ14B	
4A	VREFB4AN0	IO			DIFFIO_TX_B205p	DIFFOUT_B205p	AP6	DQ69B	DQ29B	DQ14B	
4A	VREFB4AN0	IO	CLK9n		DIFFIO_RX_B206n	DIFFOUT_B206n	AN7	DQS69B	DQ29B	DQSn14B/DQ14B	
4A	VREFB4AN0	IO	CLK9p		DIFFIO_RX_B206p	DIFFOUT_B206p	AN6	DQS69B	DQ29B/CQn29B	DQSn14B/CQ14B	
4A	VREFB4AN0	IO			DIFFIO_TX_B207n	DIFFOUT_B207n	AM8	DQ69B	DQ29B	DQ14B	
4A	VREFB4AN0	IO			DIFFIO_TX_B207p	DIFFOUT_B207p	AN8	DQ69B	DQ29B	DQ14B	
4A	VREFB4AN0	IO	CLK8n		DIFFIO_RX_B208n	DIFFOUT_B208n	AM7	DQSn70B	DQSn29B/DQ29B	DQ14B	
4A	VREFB4AN0	IO	CLK8p		DIFFIO_RX_B208p	DIFFOUT_B208p	AL7	DQSn70B	DQSn29B/CQ29B	DQ14B	
4A	VREFB4AN0	IO			DIFFIO_TX_B209n	DIFFOUT_B209n	AJ7	DQ70B	DQ29B	DQ14B	
4A	VREFB4AN0	IO			DIFFIO_TX_B209p	DIFFOUT_B209p	AJ6	DQ70B	DQ29B	DQ14B	
4A	VREFB4AN0	IO			DIFFIO_RX_B210n	DIFFOUT_B210n	AL6	DQ70B	DQ29B	DQ14B	
4A	VREFB4AN0	IO	RZQ_1		DIFFIO_RX_B210p	DIFFOUT_B210p	AK6	DQ70B	DQ29B	DQ14B	
4A		GND					AT5				
4A		nCE		nCE			AC8				
4A		nSTATUS		nSTATUS			AM5				
4A		CONF_DONE		CONF_DONE			AH6				
4A		nIO_PULLUP		nIO_PULLUP			AK5				
4A		MSEL0		MSEL0			AA9				
4A		MSEL1		MSEL1			AA10				
4A		MSEL2		MSEL2			AD8				
4A		MSEL3		MSEL3			AG8				
4A		MSEL4		MSEL4			AH7				
GXB R0		REFCLK0Rn					AF5				
GXB R0		REFCLK0Rp					AF6				
GXB R0		GXB_RX_R0p,GXB_REFCLK_R0p					AV2				
GXB R0		GXB_RX_R0n,GXB_REFCLK_R0n					AV1				
GXB R0		GXB_TX_R0p					AU4				
GXB R0		GXB_TX_R0n					AU3				
GXB R0		GXB_RX_R1p,GXB_REFCLK_R1p					AT2				
GXB R0		GXB_RX_R1n,GXB_REFCLK_R1n					AT1				
GXB R0		GXB_TX_R1p					AR4				
GXB R0		GXB_TX_R1n					AR3				
GXB R0		GXB_RX_R2p,GXB_REFCLK_R2p					AP2				
GXB R0		GXB_RX_R2n,GXB_REFCLK_R2n					AP1				
GXB R0		GXB_TX_R2p					AN4				
GXB R0		GXB_TX_R2n					AN3				
GXB R0		GXB_RX_R3p,GXB_REFCLK_R3p					AM2				
GXB R0		GXB_RX_R3n,GXB_REFCLK_R3n					AM1				
GXB R0		GXB_TX_R3p					AL4				
GXB R0		GXB_TX_R3n					AL3				
GXB R0		GXB_RX_R4p,GXB_REFCLK_R4p					AK2				
GXB R0		GXB_RX_R4n,GXB_REFCLK_R4n					AK1				
GXB R0		GXB_TX_R4p					AJ4				
GXB R0		GXB_TX_R4n					AJ3				
GXB R0		GXB_RX_R5p,GXB_REFCLK_R5p					AH2				
GXB R0		GXB_RX_R5n,GXB_REFCLK_R5n					AH1				
GXB R0		GXB_TX_R5p					AG4				
GXB R0		GXB_TX_R5n					AG3				
GXB R0		REFCLK1Rn					AD6				
GXB R0		REFCLK1Rp					AD7				
GXB R1		REFCLK2Rn					AB5				
GXB R1		REFCLK2Rp					AB6				
GXB R1		GXB_RX_R6p,GXB_REFCLK_R6p					AF2				
GXB R1		GXB_RX_R6n,GXB_REFCLK_R6n					AF1				
GXB R1		GXB_TX_R6p					AE4				
GXB R1		GXB_TX_R6n					AE3				
GXB R1		GXB_RX_R7p,GXB_REFCLK_R7p					AD2				
GXB R1		GXB_RX_R7n,GXB_REFCLK_R7n					AD1				
GXB R1		GXB_TX_R7p					AC4				
GXB R1		GXB_TX_R7n					AC3				
GXB R1		GXB_RX_R8p,GXB_REFCLK_R8p					AB2				
GXB R1		GXB_RX_R8n,GXB_REFCLK_R8n					AB1				
GXB R1		GXB_TX_R8p					AA4				
GXB R1		GXB_TX_R8n					AA3				
GXB R1		GXB_RX_R9p,GXB_REFCLK_R9p					Y2				
GXB R1		GXB_RX_R9n,GXB_REFCLK_R9n					Y1				
GXB R1		GXB_TX_R9p					W4				
GXB R1		GXB_TX_R9n					W3				
GXB R1		GXB_RX_R10p,GXB_REFCLK_R10p					V2				
GXB R1		GXB_RX_R10n,GXB_REFCLK_R10n					V1				
GXB R1		GXB_TX_R10p					U4				
GXB R1		GXB_TX_R10n					U3				
GXB R1		GXB_RX_R11p,GXB_REFCLK_R11p					T2				
GXB R1		GXB_RX_R11n,GXB_REFCLK_R11n					T1				
GXB R1		GXB_TX_R11p					R4				
GXB R1		GXB_TX_R11n					R3				
GXB R1		REFCLK3Rn					Y6				
GXB R1		REFCLK3Rp					Y7				
GXB R2		REFCLK4Rn					V5				
GXB R2		REFCLK4Rp					V6				
GXB R2		GXB_RX_R12p,GXB_REFCLK_R12p					P2				
GXB R2		GXB_RX_R12n,GXB_REFCLK_R12n					P1				
GXB R2		GXB_TX_R12p					N4				
GXB R2		GXB_TX_R12n					N3				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
GXB R2		GXB_RX_R13p.GXB_REFCLK_R13p					M2				
GXB R2		GXB_RX_R13n.GXB_REFCLK_R13n					M1				
GXB R2		GXB_TX_R13p					L4				
GXB R2		GXB_TX_R13n					L3				
GXB R2		GXB_RX_R14p.GXB_REFCLK_R14p					K2				
GXB R2		GXB_RX_R14n.GXB_REFCLK_R14n					K1				
GXB R2		GXB_TX_R14p					J4				
GXB R2		GXB_TX_R14n					J3				
GXB R2		GXB_RX_R15p.GXB_REFCLK_R15p					H2				
GXB R2		GXB_RX_R15n.GXB_REFCLK_R15n					H1				
GXB R2		GXB_TX_R15p					G4				
GXB R2		GXB_TX_R15n					G3				
GXB R2		GXB_RX_R16p.GXB_REFCLK_R16p					F2				
GXB R2		GXB_RX_R16n.GXB_REFCLK_R16n					F1				
GXB R2		GXB_TX_R16p					E4				
GXB R2		GXB_TX_R16n					E3				
GXB R2		GXB_RX_R17p.GXB_REFCLK_R17p					D2				
GXB R2		GXB_RX_R17n.GXB_REFCLK_R17n					D1				
GXB R2		GXB_TX_R17p					C4				
GXB R2		GXB_TX_R17n					C3				
GXB R2		REFCLK5Rn					T6				
GXB R2		REFCLK5Rp					T7				
7A		GND					M5				
7A	VREFB7A0	IO	RZQ_4		DIFFIO_RX_T1p	DIFFOUT_T1p	J6	DQ1T		DO1T	
7A	VREFB7A0	IO			DIFFIO_RX_T1n	DIFFOUT_T1n	H7	DO1T		DO1T	
7A	VREFB7A0	IO			DIFFIO_TX_T2p	DIFFOUT_T2p	J7	DO1T		DO1T	
7A	VREFB7A0	IO			DIFFIO_TX_T2n	DIFFOUT_T2n	K7	DO1T		DO1T	
7A	VREFB7A0	IO	CLK12p		DIFFIO_RX_T3p	DIFFOUT_T3p	G7	DQS1T		DQS1T/CQ1T	
7A	VREFB7A0	IO	CLK12n		DIFFIO_RX_T3n	DIFFOUT_T3n	G6	DQSn1T		DQSn1T/DO1T	
7A	VREFB7A0	IO			DIFFIO_TX_T4p	DIFFOUT_T4p	M6	DO2T		DO1T	
7A	VREFB7A0	IO			DIFFIO_TX_T4n	DIFFOUT_T4n	N6	DO2T		DO1T	
7A	VREFB7A0	IO	CLK13p		DIFFIO_RX_T5p	DIFFOUT_T5p	L6	DQS2T		DO1T/COn1T	
7A	VREFB7A0	IO	CLK13n		DIFFIO_RX_T5n	DIFFOUT_T5n	K6	DQSn2T		DO1T	
7A	VREFB7A0	IO			DIFFIO_TX_T6p	DIFFOUT_T6p	P7	DO2T		DO1T	
7A	VREFB7A0	IO			DIFFIO_TX_T6n	DIFFOUT_T6n	N7	DO2T		DO1T	
7A	VREFB7A0	IO	CLK14p		DIFFIO_RX_T9p	DIFFOUT_T9p	B7				
7A	VREFB7A0	IO	CLK14n		DIFFIO_RX_T9n	DIFFOUT_T9n	A7				
7A	VREFB7A0	IO	CLK15p		DIFFIO_RX_T11p	DIFFOUT_T11p	D7				
7A	VREFB7A0	IO	CLK15n		DIFFIO_RX_T11n	DIFFOUT_T11n	C7				
7A	VREFB7A0	IO			DIFFIO_TX_T12n	DIFFOUT_T12n	E7				
7B	VREFB7B0	IO			DIFFIO_RX_T13p	DIFFOUT_T13p	F8	DO5T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T13n	DIFFOUT_T13n	E8	DO5T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T14p	DIFFOUT_T14p	G9	DO5T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T14n	DIFFOUT_T14n	G8	DO5T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T15p	DIFFOUT_T15p	G10	DQS5T	DQS3T/CQ3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T15n	DIFFOUT_T15n	F9	DQSn5T	DQSn3T/DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T16p	DIFFOUT_T16p	A8	DO6T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T16n	DIFFOUT_T16n	B8	DO6T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T17p	DIFFOUT_T17p	C8	DQS6T	DO3T/COn3T	DQS2T/CO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T17n	DIFFOUT_T17n	C9	DQSn6T	DO3T	DQSn2T/DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T18p	DIFFOUT_T18p	E9	DO6T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T18n	DIFFOUT_T18n	D9	DO6T	DO3T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T19p	DIFFOUT_T19p	M8	DO7T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T19n	DIFFOUT_T19n	L8	DO7T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T20p	DIFFOUT_T20p	K9	DO7T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T20n	DIFFOUT_T20n	J9	DO7T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T21p	DIFFOUT_T21p	M9	DQS7T	DQS4T/CO4T	DO2T/COn2T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T21n	DIFFOUT_T21n	L9	DQSn7T	DQSn4T/DO4T	DO2T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T22p	DIFFOUT_T22p	N8	DO8T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T22n	DIFFOUT_T22n	N9	DO8T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T23p	DIFFOUT_T23p	T9	DQS8T	DO4T/COn4T	DO2T	DQS1T/CO1T
7B	VREFB7B0	IO			DIFFIO_RX_T23n	DIFFOUT_T23n	R9	DQSn8T	DO4T	DO3T	DQSn1T/DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T24p	DIFFOUT_T24p	R8	DO8T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T24n	DIFFOUT_T24n	P8	DO8T	DO4T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T25p	DIFFOUT_T25p	H11	DO9T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T25n	DIFFOUT_T25n	G11	DO9T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T26p	DIFFOUT_T26p	J10	DO9T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T26n	DIFFOUT_T26n	H10	DO9T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T27p	DIFFOUT_T27p	F11	DQS9T	DQS5T/CO5T	DO3T	DO1T/COn1T
7B	VREFB7B0	IO			DIFFIO_RX_T27n	DIFFOUT_T27n	E11	DQSn9T	DQSn5T/DO5T	DO3T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T28p	DIFFOUT_T28p	D10	DO10T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T28n	DIFFOUT_T28n	C10	DO10T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T29p	DIFFOUT_T29p	B10	DQS10T	DO5T/COn5T	DO3T/CQ3T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T29n	DIFFOUT_T29n	A10	DQSn10T	DO5T	DQSn3T/DO3T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T30p	DIFFOUT_T30p	B11	DO10T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T30n	DIFFOUT_T30n	A11	DO10T	DO5T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T31p	DIFFOUT_T31p	K10	DO11T	DO6T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T31n	DIFFOUT_T31n	J11	DO11T	DO6T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T32p	DIFFOUT_T32p	P10	DO11T	DO6T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T32n	DIFFOUT_T32n	N10	DO11T	DO6T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T33p	DIFFOUT_T33p	M11	DQS11T	DQS6T/CO6T	DO3T/CQn3T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T33n	DIFFOUT_T33n	L11	DQSn11T	DQSn6T/DO6T	DO3T	DO1T
7B	VREFB7B0	IO			DIFFIO_TX_T34p	DIFFOUT_T34p	T10	DO12T	DO6T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_TX_T34n	DIFFOUT_T34n	R10	DO12T	DO6T	DO3T	DO2T
7B	VREFB7B0	IO			DIFFIO_RX_T35p	DIFFOUT_T35p	R11	DQS12T	DO6T/COn6T	DO3T	DO1T
7B	VREFB7B0	IO			DIFFIO_RX_T35n	DIFFOUT_T35n	P11	DQSn12T	DO6T	DO3T	DO1T



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
7B	VREFB7B0n	IO			DIFFIO TX T36p	DIFFOUT T36p	U10	DQ12T	DQ6T	DQ3T	DQ1T
7B	VREFB7B0n	IO			DIFFIO TX T36n	DIFFOUT T36n	U9	DQ12T	DQ6T	DQ3T	DQ1T
7C	VREFB7C0n	IO			DIFFIO RX T37p	DIFFOUT T37p	B13	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T37n	DIFFOUT T37n	A13	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T38p	DIFFOUT T38p	D12	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T38n	DIFFOUT T38n	C12	DQ13T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T39p	DIFFOUT T39p	D13	DQS13T	DQS7T/CQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T39n	DIFFOUT T39n	C13	DQS13T	DQS7T/DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T40p	DIFFOUT T40p	G12	DQ14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T40n	DIFFOUT T40n	G13	DQ14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T41p	DIFFOUT T41p	F12	DQS14T	DQ7T/CQn7T	DQS4T/CQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T41n	DIFFOUT T41n	E12	DQS14T	DQ7T	DQS4T/DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T42p	DIFFOUT T42p	H13	DQ14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T42n	DIFFOUT T42n	H13	DQ14T	DQ7T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T43p	DIFFOUT T43p	M12	DQ15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T43n	DIFFOUT T43n	L12	DQ15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T44p	DIFFOUT T44p	K12	DQ15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T44n	DIFFOUT T44n	J12	DQ15T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T45p	DIFFOUT T45p	L13	DQS15T	DQS8T/CQ8T	DQ4T/CQn4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T45n	DIFFOUT T45n	K13	DQS15T	DQS8T/DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T46p	DIFFOUT T46p	N13	DQ16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T46n	DIFFOUT T46n	N12	DQ16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T47p	DIFFOUT T47p	U11	DQS16T	DQ8T/CQn8T	DQ4T	DQS2T/CQ2T
7C	VREFB7C0n	IO			DIFFIO RX T47n	DIFFOUT T47n	T12	DQS16T	DQ8T	DQ4T	DQS2T/DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T48p	DIFFOUT T48p	R12	DQ16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T48n	DIFFOUT T48n	P13	DQ16T	DQ8T	DQ4T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T49p	DIFFOUT T49p	C14	DQ17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T49n	DIFFOUT T49n	C15	DQ17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T50p	DIFFOUT T50p	B14	DQ17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T50n	DIFFOUT T50n	A14	DQ17T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T51p	DIFFOUT T51p	E15	DQS17T	DQS9T/CQ9T	DQ5T	DQ2T/CQn2T
7C	VREFB7C0n	IO			DIFFIO RX T51n	DIFFOUT T51n	D15	DQS17T	DQS9T/DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T52p	DIFFOUT T52p	F14	DQ18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T52n	DIFFOUT T52n	E14	DQ18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T53p	DIFFOUT T53p	G15	DQS18T	DQ9T/CQn9T	DQS5T/CQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T53n	DIFFOUT T53n	F15	DQS18T	DQ9T	DQS5T/DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T54p	DIFFOUT T54p	H14	DQ18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T54n	DIFFOUT T54n	G14	DQ18T	DQ9T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T55p	DIFFOUT T55p	U13	DQ19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T55n	DIFFOUT T55n	U12	DQ19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T56p	DIFFOUT T56p	T13	DQ19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T56n	DIFFOUT T56n	U14	DQ19T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T57p	DIFFOUT T57p	R14	DQS19T	DQS10T/CQ10T	DQ5T/CQn5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T57n	DIFFOUT T57n	P14	DQS19T	DQS10T/DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T58p	DIFFOUT T58p	N14	DQ20T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T58n	DIFFOUT T58n	M14	DQ20T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T59p	DIFFOUT T59p	J14	DQS20T	DQ10T/CQn10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO RX T59n	DIFFOUT T59n	J15	DQS20T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T60p	DIFFOUT T60p	L15	DQ20T	DQ10T	DQ5T	DQ2T
7C	VREFB7C0n	IO			DIFFIO TX T60n	DIFFOUT T60n	K15	DQ20T	DQ10T	DQ5T	DQ2T
7D	VREFB7D0n	IO			DIFFIO RX T61p	DIFFOUT T61p	B17	DQ21T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T61n	DIFFOUT T61n	A17	DQ21T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T62p	DIFFOUT T62p	B16	DQ21T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T62n	DIFFOUT T62n	A16	DQ21T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T63p	DIFFOUT T63p	D16	DQS21T	DQS11T/CQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T63n	DIFFOUT T63n	C16	DQS21T	DQS11T/DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T64p	DIFFOUT T64p	F17	DQ22T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T64n	DIFFOUT T64n	E17	DQ22T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T65p	DIFFOUT T65p	H16	DQS22T	DQ11T/CQn11T	DQS6T/CQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T65n	DIFFOUT T65n	G16	DQS22T	DQ11T	DQS6T/DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T66p	DIFFOUT T66p	H17	DQ22T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T66n	DIFFOUT T66n	G17	DQ22T	DQ11T	DQ6T	DQ3T
7D	VREFB7D0n	IO	CLK19p		DIFFIO RX T67p	DIFFOUT T67p	U15	DQ23T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO	CLK19n		DIFFIO RX T67n	DIFFOUT T67n	T16	DQ23T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T68p	DIFFOUT T68p	T15	DQ23T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T68n	DIFFOUT T68n	R15	DQ23T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO	CLK18p		DIFFIO RX T69p	DIFFOUT T69p	F16	DQ23T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO	CLK18n		DIFFIO RX T69n	DIFFOUT T69n	E16	DQS23T	DQS12T/CQ12T	DQ6T/CQn6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T70p	DIFFOUT T70p	N15	DQ24T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T70n	DIFFOUT T70n	M15	DQ24T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO	FPLL TC CLKOUT2.FPLL TC FBp.FPLL TC FB1		DIFFIO RX T71p	DIFFOUT T71p	J16	DQS24T	DQ12T/CQn12T	DQ6T	DQS3T/CQ3T
7D	VREFB7D0n	IO	FPLL TC CLKOUT3.FPLL TC FBn		DIFFIO RX T71n	DIFFOUT T71n	J17	DQS24T	DQ12T	DQ6T	DQS3T/DQ3T
7D	VREFB7D0n	IO	FPLL TC CLKOUT0.FPLL TC CLKOUTp.FPLL TC FB0		DIFFIO TX T72p	DIFFOUT T72p	L16	DQ24T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO	FPLL TC CLKOUT1.FPLL TC CLKOUTn		DIFFIO TX T72n	DIFFOUT T72n	K16	DQ24T	DQ12T	DQ6T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T73p	DIFFOUT T73p	B19	DQ25T	DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T73n	DIFFOUT T73n	A19	DQ25T	DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T74p	DIFFOUT T74p	D18	DQ25T	DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T74n	DIFFOUT T74n	C18	DQ25T	DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T75p	DIFFOUT T75p	D19	DQS25T	DQS13T/CQ13T	DQ7T	DQ3T/CQn3T
7D	VREFB7D0n	IO			DIFFIO RX T75n	DIFFOUT T75n	C19	DQS25T	DQS13T/DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T76p	DIFFOUT T76p	E18	DQ26T	DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T76n	DIFFOUT T76n	E19	DQ26T	DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T77p	DIFFOUT T77p	G18	DQS26T	DQ13T/CQn13T	DQS7T/CQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO RX T77n	DIFFOUT T77n	F18	DQS26T	DQ13T	DQS7T/DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T78p	DIFFOUT T78p	H19	DQ26T	DQ13T	DQ7T	DQ3T
7D	VREFB7D0n	IO			DIFFIO TX T78n	DIFFOUT T78n	G19	DQ26T	DQ13T	DQ7T	DQ3T



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
7D	VREFB7DNO	IO			DIFFIO_RX_T79p	DIFFOUT_T79p	N17	DQ27T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_RX_T79n	DIFFOUT_T79n	M17	DQ27T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_TX_T80p	DIFFOUT_T80p	R16	DQ27T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_TX_T80n	DIFFOUT_T80n	P17	DQ27T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_RX_T81p	DIFFOUT_T81p	N18	DQS27T	DQS14T/CQ14T	DQ27T/CQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_RX_T81n	DIFFOUT_T81n	N19	DQS27T	DQS14T/DQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_TX_T82p	DIFFOUT_T82p	M18	DQ28T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_TX_T82n	DIFFOUT_T82n	L18	DQ28T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_RX_T83p	DIFFOUT_T83p	K18	DQS28T	DIQ14T/CQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_RX_T83n	DIFFOUT_T83n	J18	DQS28T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_TX_T84p	DIFFOUT_T84p	K19	DQ28T	DIQ14T	DQ27T	DQ32T
7D	VREFB7DNO	IO			DIFFIO_TX_T84n	DIFFOUT_T84n	L19	DQ28T	DIQ14T	DQ27T	DQ32T
8D	VREFB8DNO	IO			DIFFIO_RX_T121p	DIFFOUT_T121p	K21	DQ41T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T121n	DIFFOUT_T121n	J21	DQ41T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T122p	DIFFOUT_T122p	M20	DQ41T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T122n	DIFFOUT_T122n	L20	DQ41T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T123p	DIFFOUT_T123p	K22	DQS41T	DQS15T/CQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T123n	DIFFOUT_T123n	J22	DQS41T	DQS15T/DQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T124p	DIFFOUT_T124p	M21	DQ42T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T124n	DIFFOUT_T124n	L21	DQ42T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T125p	DIFFOUT_T125p	P22	DQS42T	DIQ15T/CQ15T	DQS28T/CQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T125n	DIFFOUT_T125n	N22	DQS42T	DIQ15T	DQS28T/DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T126p	DIFFOUT_T126p	N20	DQ42T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T126n	DIFFOUT_T126n	N21	DQ42T	DIQ15T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T127p	DIFFOUT_T127p	F20	DQ43T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T127n	DIFFOUT_T127n	E20	DQ43T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T128p	DIFFOUT_T128p	H20	DQ43T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T128n	DIFFOUT_T128n	G20	DQ43T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T129p	DIFFOUT_T129p	G21	DQS43T	DQS16T/CQ16T	DQ28T/CQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T129n	DIFFOUT_T129n	F21	DQS43T	DQS16T/DQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T130p	DIFFOUT_T130p	C20	DQ44T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T130n	DIFFOUT_T130n	C21	DQ44T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T131p	DIFFOUT_T131p	E21	DQS44T	DIQ16T/CQ16T	DQ28T	DQS42T/CQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T131n	DIFFOUT_T131n	D21	DQS44T	DIQ16T	DQ28T	DQS42T/DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T132p	DIFFOUT_T132p	B20	DQ44T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T132n	DIFFOUT_T132n	A20	DQ44T	DIQ16T	DQ28T	DQ42T
8D	VREFB8DNO	IO	CLK17p		DIFFIO_RX_T133p	DIFFOUT_T133p	M23	DQ45T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO	CLK17n		DIFFIO_RX_T133n	DIFFOUT_T133n	L23	DQ45T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T134p	DIFFOUT_T134p	L24	DQ45T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T134n	DIFFOUT_T134n	K24	DQ45T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO	CLK16p		DIFFIO_RX_T135p	DIFFOUT_T135p	J23	DQS45T	DQS17T/CQ17T	DQ29T	DQ42T/CQ42T
8D	VREFB8DNO	IO	CLK16n		DIFFIO_RX_T135n	DIFFOUT_T135n	J24	DQS45T	DQS17T/DQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T136p	DIFFOUT_T136p	P23	DQ46T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T136n	DIFFOUT_T136n	N23	DQ46T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T137p	DIFFOUT_T137p	N24	DQS46T	DIQ17T/CQ17T	DQS29T/CQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T137n	DIFFOUT_T137n	M24	DQS46T	DIQ17T	DQS29T/DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T138p	DIFFOUT_T138p	T24	DQ46T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T138n	DIFFOUT_T138n	R24	DQ46T	DIQ17T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T139p	DIFFOUT_T139p	H23	DQ47T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T139n	DIFFOUT_T139n	G23	DQ47T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T140p	DIFFOUT_T140p	H22	DQ47T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T140n	DIFFOUT_T140n	G22	DQ47T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T141p	DIFFOUT_T141p	F23	DQS47T	DQS18T/CQ18T	DQ29T/CQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T141n	DIFFOUT_T141n	E23	DQS47T	DQS18T/DQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T142p	DIFFOUT_T142p	C22	DQ48T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T142n	DIFFOUT_T142n	D22	DQ48T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T143p	DIFFOUT_T143p	B22	DQS48T	DIQ18T/CQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_RX_T143n	DIFFOUT_T143n	A22	DQS48T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T144p	DIFFOUT_T144p	B23	DQ48T	DIQ18T	DQ29T	DQ42T
8D	VREFB8DNO	IO			DIFFIO_TX_T144n	DIFFOUT_T144n	A23	DQ48T	DIQ18T	DQ29T	DQ42T
8C	VREFB8CNO	IO			DIFFIO_RX_T145p	DIFFOUT_T145p	P25	DQ49T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T145n	DIFFOUT_T145n	N25	DQ49T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T146p	DIFFOUT_T146p	U25	DQ49T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T146n	DIFFOUT_T146n	T25	DQ49T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T147p	DIFFOUT_T147p	R25	DQS49T	DQS19T/CQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T147n	DIFFOUT_T147n	K26	DQS49T	DQS19T/DQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T148p	DIFFOUT_T148p	P26	DQ50T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T148n	DIFFOUT_T148n	N26	DQ50T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T149p	DIFFOUT_T149p	M26	DQS50T	DIQ19T/CQ19T	DQS10T/CQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T149n	DIFFOUT_T149n	L26	DQS50T	DIQ19T	DQS10T/DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T150p	DIFFOUT_T150p	K25	DQ50T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T150n	DIFFOUT_T150n	J25	DQ50T	DIQ19T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T151p	DIFFOUT_T151p	G24	DQ51T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T151n	DIFFOUT_T151n	F24	DQ51T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T152p	DIFFOUT_T152p	H25	DQ51T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T152n	DIFFOUT_T152n	G25	DQ51T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T153p	DIFFOUT_T153p	E24	DQS51T	DQS20T/CQ20T	DQ10T/CQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T153n	DIFFOUT_T153n	E25	DQS51T	DQS20T/DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T154p	DIFFOUT_T154p	D24	DQ52T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T154n	DIFFOUT_T154n	C24	DQ52T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T155p	DIFFOUT_T155p	D25	DQS52T	DQS20T/CQ20T	DQ10T	DQS52T/CQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T155n	DIFFOUT_T155n	C25	DQS52T	DQS20T	DQ10T	DQS52T/DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T156p	DIFFOUT_T156p	B25	DQ52T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_TX_T156n	DIFFOUT_T156n	A25	DQ52T	DQ20T	DQ10T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T157p	DIFFOUT_T157p	U26	DQ53T	DQ21T	DQ11T	DQ52T
8C	VREFB8CNO	IO			DIFFIO_RX_T157n	DIFFOUT_T157n	U27	DQ53T	DQ21T	DQ11T	DQ52T



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
8C	VREFB8C0N	IO			DIFFIO TX T158p	DIFFOUT T158p	T27	DQ53T	DQ21T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T158n	DIFFOUT T158n	R27	DQ53T	DQ21T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T159p	DIFFOUT T159p	U28	DQS53T	DQS21T/CQ21T	DQ11T	DQ5T/CQn5T
8C	VREFB8C0N	IO			DIFFIO RX T159n	DIFFOUT T159n	T28	DQSn53T	DQSn21T/DQ21T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T160p	DIFFOUT T160p	N27	DQ54T	DQ21T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T160n	DIFFOUT T160n	P28	DQ54T	DQ21T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T161p	DIFFOUT T161p	K27	DQS54T	DQ21T/CQn21T	DQS11T/CQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T161n	DIFFOUT T161n	J27	DQSn54T	DQ21T	DQSn11T/DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T162p	DIFFOUT T162p	M27	DQ54T	DQ21T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T162n	DIFFOUT T162n	L27	DQ54T	DQ21T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T163p	DIFFOUT T163p	G26	DQ55T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T163n	DIFFOUT T163n	F28	DQS5T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T164p	DIFFOUT T164p	J26	DQ55T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T164n	DIFFOUT T164n	H26	DQ55T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T165p	DIFFOUT T165p	G27	DQS55T	DQS22T/CQ22T	DQ11T/CQn11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T165n	DIFFOUT T165n	F27	DQSn55T	DQSn22T/DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T166p	DIFFOUT T166p	E27	DQ56T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T166n	DIFFOUT T166n	D27	DQ56T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T167p	DIFFOUT T167p	B26	DQS56T	DQ22T/CQn22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO RX T167n	DIFFOUT T167n	A26	DQSn56T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T168p	DIFFOUT T168p	C26	DQ56T	DQ22T	DQ11T	DQ5T
8C	VREFB8C0N	IO			DIFFIO TX T168n	DIFFOUT T168n	C27	DQ56T	DQ22T	DQ11T	DQ5T
8B	VREFB8B0N	IO			DIFFIO RX T169p	DIFFOUT T169p	V29	DQ57T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T169n	DIFFOUT T169n	U29	DQ57T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T170p	DIFFOUT T170p	R29	DQ57T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T170n	DIFFOUT T170n	P29	DQ57T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T171p	DIFFOUT T171p	U30	DQS57T	DQS23T/CQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T171n	DIFFOUT T171n	T30	DQSn57T	DQSn23T/DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T172p	DIFFOUT T172p	N28	DQ58T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T172n	DIFFOUT T172n	M29	DQ58T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T173p	DIFFOUT T173p	J29	DQS58T	DQ23T/CQn23T	DQS12T/CQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T173n	DIFFOUT T173n	J28	DQSn58T	DQ23T	DQSn12T/DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T174p	DIFFOUT T174p	L28	DQ58T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T174n	DIFFOUT T174n	K28	DQ58T	DQ23T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T175p	DIFFOUT T175p	F29	DQS9T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T175n	DIFFOUT T175n	E28	DQ59T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T176p	DIFFOUT T176p	H28	DQ59T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T176n	DIFFOUT T176n	G28	DQ59T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T177p	DIFFOUT T177p	H29	DQS95T	DQS24T/CQ24T	DQ12T/CQn12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T177n	DIFFOUT T177n	G29	DQSn95T	DQSn24T/DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T178p	DIFFOUT T178p	D28	DQ60T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T178n	DIFFOUT T178n	C28	DQ60T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T179p	DIFFOUT T179p	B28	DQS60T	DQ24T/CQn24T	DQ12T	DQS6T/CQ6T
8B	VREFB8B0N	IO			DIFFIO RX T179n	DIFFOUT T179n	A28	DQSn60T	DQ24T	DQ12T	DQSn6T/DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T180p	DIFFOUT T180p	B29	DQ60T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T180n	DIFFOUT T180n	A29	DQ60T	DQ24T	DQ12T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T181p	DIFFOUT T181p	N30	DQ61T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T181n	DIFFOUT T181n	M30	DQ61T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T182p	DIFFOUT T182p	R30	DQ61T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T182n	DIFFOUT T182n	R31	DQ61T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T183p	DIFFOUT T183p	P31	DQS61T	DQS25T/CQ25T	DQ13T	DQ6T/CQn6T
8B	VREFB8B0N	IO			DIFFIO RX T183n	DIFFOUT T183n	N31	DQSn61T	DQSn25T/DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T184p	DIFFOUT T184p	L31	DQ62T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T184n	DIFFOUT T184n	L30	DQ62T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T185p	DIFFOUT T185p	K30	DQS62T	DQ25T/CQn25T	DQS13T/CQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T185n	DIFFOUT T185n	J30	DQSn62T	DQ25T	DQSn13T/DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T186p	DIFFOUT T186p	K31	DQ62T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T186n	DIFFOUT T186n	J31	DQ62T	DQ25T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T187p	DIFFOUT T187p	B31	DQ63T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T187n	DIFFOUT T187n	A31	DQ63T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T188p	DIFFOUT T188p	D30	DQ63T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T188n	DIFFOUT T188n	C30	DQ63T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T189p	DIFFOUT T189p	D31	DQS63T	DQS26T/CQ26T	DQ13T/CQn13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T189n	DIFFOUT T189n	C31	DQSn63T	DQSn26T/DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T190p	DIFFOUT T190p	G30	DQ64T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T190n	DIFFOUT T190n	F30	DQ64T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T191p	DIFFOUT T191p	E30	DQS64T	DQ26T/CQn26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO RX T191n	DIFFOUT T191n	E31	DQSn64T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T192p	DIFFOUT T192p	H31	DQ64T	DQ26T	DQ13T	DQ6T
8B	VREFB8B0N	IO			DIFFIO TX T192n	DIFFOUT T192n	G31	DQ64T	DQ26T	DQ13T	DQ6T
8A	VREFB8A0N	IO	CLK23p		DIFFIO RX T193p	DIFFOUT T193p	R32	DQ65T	DQ27T		
8A	VREFB8A0N	IO	CLK23n		DIFFIO RX T193n	DIFFOUT T193n	P32	DQ65T	DQ27T		
8A	VREFB8A0N	IO			DIFFIO TX T194p	DIFFOUT T194p	U31	DQ65T	DQ27T		
8A	VREFB8A0N	IO			DIFFIO TX T194n	DIFFOUT T194n	T31	DQ65T	DQ27T		
8A	VREFB8A0N	IO	CLK22p		DIFFIO RX T195p	DIFFOUT T195p	N32	DQS65T	DQS27T/CQ27T		
8A	VREFB8A0N	IO	CLK22n		DIFFIO RX T195n	DIFFOUT T195n	M32	DQSn65T	DQSn27T/DQ27T		
8A	VREFB8A0N	IO			DIFFIO TX T196p	DIFFOUT T196p	N33	DQ66T	DQ27T		
8A	VREFB8A0N	IO			DIFFIO TX T196n	DIFFOUT T196n	M33	DQ66T	DQ27T		
8A	VREFB8A0N	IO	FPLL TL CLKOUT2,FPLL TL FBp,FPLL TL FB1		DIFFIO RX T197p	DIFFOUT T197p	L33	DQS66T	DQ27T/CQn27T		
8A	VREFB8A0N	IO	FPLL TL CLKOUT3,FPLL TL FBn		DIFFIO RX T197n	DIFFOUT T197n	L34	DQSn66T	DQ27T		
8A	VREFB8A0N	IO	FPLL TL CLKOUT0,FPLL TL CLKOUTp,FPLL TL FB0		DIFFIO TX T198p	DIFFOUT T198p	P34	DQ66T	DQ27T		
8A	VREFB8A0N	IO	FPLL TL CLKOUT1,FPLL TL CLKOUTn		DIFFIO TX T198n	DIFFOUT T198n	N34	DQ66T	DQ27T		
8A	VREFB8A0N	IO	CLK21p		DIFFIO RX T199p	DIFFOUT T199p	O33				
8A	VREFB8A0N	IO	CLK21n		DIFFIO RX T199n	DIFFOUT T199n	C33				
8A	VREFB8A0N	IO			DIFFIO TX T200p	DIFFOUT T200p	B32				
8A	VREFB8A0N	IO			DIFFIO TX T200n	DIFFOUT T200n	A32				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
8A	VREFB8A0	IO	CLK20p		DIFFIO_RX_T201p	DIFFOUT_T201p	E34				
8A	VREFB8A0	IO			DIFFIO_TX_T202p	DIFFOUT_T202p	A34				
8A	VREFB8A0	IO	RZQ_5		DIFFIO_RX_T203n	DIFFOUT_T203n	B34				
8A	VREFB8A0	IO			DIFFIO_RX_T209n	DIFFOUT_T209n	G34				
8A	VREFB8A0	IO			DIFFIO_TX_T210p	DIFFOUT_T210p	K34				
		GND					A38				
		GND					AA34				
		GND					AA38				
		GND					AA39				
		GND					AB36				
		GND					AB37				
		GND					AC33				
		GND					AC35				
		GND					AC38				
		GND					AC39				
		GND					AD36				
		GND					AD37				
		GND					AE34				
		GND					AE38				
		GND					AE39				
		GND					AF36				
		GND					AF37				
		GND					AG33				
		GND					AG35				
		GND					AG38				
		GND					AG39				
		GND					AH36				
		GND					AH37				
		GND					AJ38				
		GND					AJ39				
		GND					AK36				
		GND					AK37				
		GND					AL38				
		GND					AL39				
		GND					AM36				
		GND					AM37				
		GND					AN38				
		GND					AN39				
		GND					AP36				
		GND					AP37				
		GND					AR38				
		GND					AR39				
		GND					AT36				
		GND					AT37				
		GND					AU38				
		GND					AU39				
		GND					AV36				
		GND					AV37				
		GND					AW37				
		GND					AW38				
		GND					B36				
		GND					B37				
		GND					B38				
		GND					C38				
		GND					C39				
		GND					D36				
		GND					D37				
		GND					E38				
		GND					E39				
		GND					F36				
		GND					F37				
		GND					G38				
		GND					G39				
		GND					H36				
		GND					H37				
		GND					J38				
		GND					J39				
		GND					K36				
		GND					K37				
		GND					L38				
		GND					L39				
		GND					M36				
		GND					M37				
		GND					N38				
		GND					N39				
		GND					P36				
		GND					P37				
		GND					R38				
		GND					R39				
		GND					T36				
		GND					T37				
		GND					U34				
		GND					U38				
		GND					U39				
		GND					V36				
		GND					V37				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					W33				
		GND					W35				
		GND					W38				
		GND					W39				
		GND					Y36				
		GND					Y37				
		GND					A2				
		GND					AA1				
		GND					AA2				
		GND					AA6				
		GND					AB3				
		GND					AB4				
		GND					AC1				
		GND					AC2				
		GND					AC5				
		GND					AC7				
		GND					AD3				
		GND					AD4				
		GND					AE1				
		GND					AE2				
		GND					AE6				
		GND					AF3				
		GND					AF4				
		GND					AG1				
		GND					AG2				
		GND					AG5				
		GND					AG7				
		GND					AH3				
		GND					AH4				
		GND					AJ1				
		GND					AJ2				
		GND					AK3				
		GND					AK4				
		GND					AL1				
		GND					AL2				
		GND					AM3				
		GND					AM4				
		GND					AN1				
		GND					AN2				
		GND					AP3				
		GND					AP4				
		GND					AR1				
		GND					AR2				
		GND					AT3				
		GND					AT4				
		GND					AU1				
		GND					AU2				
		GND					AV3				
		GND					AV4				
		GND					AW2				
		GND					AW3				
		GND					B2				
		GND					B3				
		GND					B4				
		GND					C1				
		GND					C2				
		GND					D3				
		GND					D4				
		GND					E1				
		GND					E2				
		GND					F3				
		GND					F4				
		GND					G1				
		GND					G2				
		GND					H3				
		GND					H4				
		GND					J1				
		GND					J2				
		GND					K3				
		GND					K4				
		GND					L1				
		GND					L2				
		GND					M3				
		GND					M4				
		GND					N1				
		GND					N2				
		GND					P3				
		GND					P4				
		GND					R1				
		GND					R2				
		GND					T3				
		GND					T4				
		GND					U1				
		GND					U2				
		GND					U6				
		GND					V3				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					V4				
		GND					W1				
		GND					W2				
		GND					W5				
		GND					W7				
		GND					Y3				
		GND					Y4				
		GND					AA16				
		GND					U16				
		GND					V16				
		GND					W15				
		GND					W16				
		GND					Y16				
		GND					AA11				
		GND					AA17				
		GND					AA21				
		GND					AA32				
		GND					AA8				
		GND					AB11				
		GND					AB14				
		GND					AB23				
		GND					AB26				
		GND					AB29				
		GND					AB32				
		GND					AB8				
		GND					AC16				
		GND					AC18				
		GND					AC20				
		GND					AC22				
		GND					AD10				
		GND					AD13				
		GND					AD25				
		GND					AD28				
		GND					AD31				
		GND					AE32				
		GND					AE8				
		GND					AF12				
		GND					AF15				
		GND					AF18				
		GND					AF21				
		GND					AF24				
		GND					AF27				
		GND					AF30				
		GND					AF32				
		GND					AF8				
		GND					AF9				
		GND					AH11				
		GND					AH14				
		GND					AH17				
		GND					AH20				
		GND					AH23				
		GND					AH26				
		GND					AH29				
		GND					AH32				
		GND					AH35				
		GND					AH5				
		GND					AH8				
		GND					AJ35				
		GND					AJ5				
		GND					AK10				
		GND					AK13				
		GND					AK16				
		GND					AK19				
		GND					AK22				
		GND					AK25				
		GND					AK28				
		GND					AK31				
		GND					AK34				
		GND					AK7				
		GND					AL35				
		GND					AL5				
		GND					AL9				
		GND					AM12				
		GND					AM15				
		GND					AM18				
		GND					AM21				
		GND					AM24				
		GND					AM27				
		GND					AM30				
		GND					AM33				
		GND					AM6				
		GND					AM9				
		GND					AN35				
		GND					AN5				
		GND					AP11				
		GND					AP14				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					AP17				
		GND					AP20				
		GND					AP23				
		GND					AP26				
		GND					AP29				
		GND					AP32				
		GND					AP35				
		GND					AP5				
		GND					AP8				
		GND					AR35				
		GND					AR5				
		GND					AT10				
		GND					AT13				
		GND					AT16				
		GND					AT19				
		GND					AT22				
		GND					AT25				
		GND					AT28				
		GND					AT31				
		GND					AT34				
		GND					AT7				
		GND					AU35				
		GND					AU5				
		GND					AV12				
		GND					AV15				
		GND					AV18				
		GND					AV21				
		GND					AV24				
		GND					AV27				
		GND					AV30				
		GND					AV33				
		GND					AV6				
		GND					AV9				
		GND					B12				
		GND					B15				
		GND					B18				
		GND					B21				
		GND					B24				
		GND					B27				
		GND					B30				
		GND					B33				
		GND					B35				
		GND					B5				
		GND					B6				
		GND					B9				
		GND					C35				
		GND					C5				
		GND					D11				
		GND					D14				
		GND					D17				
		GND					D20				
		GND					D23				
		GND					D26				
		GND					D29				
		GND					D32				
		GND					D35				
		GND					D5				
		GND					D8				
		GND					E35				
		GND					E5				
		GND					F10				
		GND					F13				
		GND					F16				
		GND					F19				
		GND					F22				
		GND					F25				
		GND					F28				
		GND					F31				
		GND					F34				
		GND					F35				
		GND					F5				
		GND					F7				
		GND					G35				
		GND					G5				
		GND					H12				
		GND					H15				
		GND					H18				
		GND					H21				
		GND					H24				
		GND					H27				
		GND					H30				
		GND					H33				
		GND					H35				
		GND					H5				
		GND					H6				
		GND					H9				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					J35				
		GND					J5				
		GND					K11				
		GND					K14				
		GND					K17				
		GND					K20				
		GND					K23				
		GND					K26				
		GND					K29				
		GND					K32				
		GND					K35				
		GND					K5				
		GND					K8				
		GND					L35				
		GND					L5				
		GND					M10				
		GND					M13				
		GND					M16				
		GND					M19				
		GND					M22				
		GND					M25				
		GND					M28				
		GND					M31				
		GND					M34				
		GND					M35				
		GND					M7				
		GND					N35				
		GND					N5				
		GND					P12				
		GND					P15				
		GND					P18				
		GND					P24				
		GND					P27				
		GND					P30				
		GND					P33				
		GND					P35				
		GND					P6				
		GND					P9				
		GND					R18				
		GND					R20				
		GND					R22				
		GND					R33				
		GND					R34				
		GND					R35				
		GND					R5				
		GND					T11				
		GND					T14				
		GND					T17				
		GND					T21				
		GND					T26				
		GND					T29				
		GND					T32				
		GND					T8				
		GND					U19				
		GND					U23				
		GND					U32				
		GND					U8				
		GND					V10				
		GND					V11				
		GND					V12				
		GND					V13				
		GND					V15				
		GND					V20				
		GND					V25				
		GND					V28				
		GND					V30				
		GND					V31				
		GND					V32				
		GND					V8				
		GND					V9				
		GND					W10				
		GND					W12				
		GND					W17				
		GND					W23				
		GND					W28				
		GND					W30				
		GND					W31				
		GND					W32				
		GND					W8				
		GND					W9				
		GND					Y10				
		GND					Y12				
		GND					Y15				
		GND					Y25				
		GND					Y27				
		GND					Y28				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		GND					Y30				
		GND					Y32				
		GND					Y8				
		GND					Y9				
		GND					AA20				
		VCC					AC17				
		VCC					AC19				
		VCC					AC21				
		VCC					AC23				
		VCC					R17				
		VCC					R19				
		VCC					R21				
		VCC					R23				
		VCC					AA18				
		VCC					AA19				
		VCC					AA22				
		VCC					AA23				
		VCC					AB17				
		VCC					AB18				
		VCC					AB19				
		VCC					AB20				
		VCC					AB21				
		VCC					AB22				
		VCC					T18				
		VCC					T19				
		VCC					T20				
		VCC					T22				
		VCC					T23				
		VCC					U17				
		VCC					U18				
		VCC					U20				
		VCC					U21				
		VCC					U22				
		VCC					V17				
		VCC					V18				
		VCC					V19				
		VCC					V21				
		VCC					V22				
		VCC					V23				
		VCC					W18				
		VCC					W19				
		VCC					W20				
		VCC					W21				
		VCC					W22				
		VCC					Y17				
		VCC					Y18				
		VCC					Y19				
		VCC					Y22				
		VCC					Y23				
		VCC					Y21				
		VCCPPT					AD19				
		VCCPPT					AE13				
		VCCPPT					AE28				
		VCCPPT					F19				
		VCCPPT					R13				
		VCCPPT					R28				
		DNU					AW35				
		DNU					AV35				
		DNU					AA30				
		DNU					AL19				
		DNU					AV5				
		DNU					AW5				
		DNU					R7				
		DNU					J19				
		DNU					Y20				
		VCCPGM					AL31				
		VCCPGM					AJ9				
		TEMPDIODen					P5				
		TEMPDIODEp					R6				
		VCCBAT					AK9				
		VCCIO3A					ALU31				
		VCCIO3A					AW33				
		VCCIO3B					ALU28				
		VCCIO3B					AW30				
		VCCIO3C					AW24				
		VCCIO3C					AW27				
		VCCIO3D					ALU22				
		VCCIO3D					AW21				
		VCCIO4A					AW6				
		VCCIO4B					AW12				
		VCCIO4B					AW9				
		VCCIO4C					ALU13				
		VCCIO4C					AW15				
		VCCIO4D					ALU19				
		VCCIO4D					AW18				
		VCCIO7A					C6				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		VCCIO7B					A9				
		VCCIO7B					C11				
		VCCIO7C					A12				
		VCCIO7C					A15				
		VCCIO7D					A18				
		VCCIO7D					C17				
		VCCIO8A					A33				
		VCCIO8A					C32				
		VCCIO8B					A30				
		VCCIO8B					C29				
		VCCIO8C					A24				
		VCCIO8C					A27				
		VCCIO8D					A21				
		VCCIO8D					C23				
		VCCPD3AB					AR29				
		VCCPD3AB					AR32				
		VCCPD3CD					AR23				
		VCCPD3CD					AR26				
		VCCPD4					AR10				
		VCCPD4					AR13				
		VCCPD4					AR16				
		VCCPD7					E10				
		VCCPD7					E13				
		VCCPD7					E16				
		VCCPD8					E22				
		VCCPD8					E26				
		VCCPD8					E29				
3A	VREFB3AN0	VREFB3AN0					AJ31				
3B	VREFB3BN0	VREFB3BN0					AJ28				
3C	VREFB3CN0	VREFB3CN0					AJ25				
3D	VREFB3DN0	VREFB3DN0					AJ23				
4A	VREFB4AN0	VREFB4AN0					AJ8				
4B	VREFB4BN0	VREFB4BN0					AJ11				
4C	VREFB4CN0	VREFB4CN0					AJ14				
4D	VREFB4DN0	VREFB4DN0					AJ16				
7A	VREFB7AN0	VREFB7AN0					L7				
7B	VREFB7BN0	VREFB7BN0					L10				
7C	VREFB7CN0	VREFB7CN0					L14				
7D	VREFB7DN0	VREFB7DN0					L17				
8A	VREFB8AN0	VREFB8AN0					L32				
8B	VREFB8BN0	VREFB8BN0					L29				
8C	VREFB8CN0	VREFB8CN0					L25				
8D	VREFB8DN0	VREFB8DN0					L22				
		NC					A3				
		NC					A4				
		NC					A6				
		NC					A5				
		NC					E6				
		NC					D6				
		NC					F6				
		NC					D34				
		NC					A35				
		NC					C34				
		NC					A36				
		NC					A37				
		NC					E32				
		NC					F32				
		NC					G33				
		NC					G32				
		NC					F33				
		NC					E33				
		NC					K33				
		NC					J33				
		NC					H34				
		NC					J34				
		VCCH GXBL0					AE35				
		VCCH GXBL1					AA35				
		VCCH GXBL2					U35				
		VCCH GXBR0					AE5				
		VCCH GXBR1					AA5				
		VCCH GXBR2					U5				
		VCCR GXBL0					AG34				
		VCCR GXBL1					AC34				
		VCCR GXBL2					W34				
		VCCR GXBR0					AG6				
		VCCR GXBR1					AC6				
		VCCR GXBR2					W6				
		VCCT GXBL0					AE33				
		VCCT GXBL0					AF33				
		VCCT GXBL1					AA33				
		VCCT GXBL1					AE33				
		VCCT GXBL2					U33				
		VCCT GXBL2					V33				
		VCCT GXBR0					AE7				
		VCCT GXBR0					AF7				
		VCCT GXBR1					AA7				



Bank Number	VREF	PinName/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Emulated LVDS Output Channel	F1517	DQS for X4	DQS for X8/X9	DQS for X16/ X18	DQS for X32/ X36
		VCCT GXBR1					AB7				
		VCCT GXBR2					U7				
		VCCT GXBR2					U7				
		VCCHIP L					AA24				
		VCCHIP L					U24				
		VCCHIP L					V24				
		VCCHIP L					W24				
		VCCHIP L					W25				
		VCCHIP L					Y24				
		RREF BL					AW36				
		RREF BR					AW4				
		RREF TL					B39				
		RREF TR					B1				
		VCCA FPLL					AL32				
		VCCA FPLL					AG20				
		VCCA FPLL					AK8				
		VCCA FPLL					J8				
		VCCA FPLL					P20				
		VCCA FPLL					J32				
		VCCA FPLL					AD29				
		VCCA FPLL					W29				
		VCCA FPLL					AD11				
		VCCA FPLL					W11				
		VCCA GXBL0					AD35				
		VCCA GXBL1					Y35				
		VCCA GXBL2					T35				
		VCCA GXBR0					AD5				
		VCCA GXBR1					Y5				
		VCCA GXBR2					T5				
		VCCHSSI L					V26				
		VCCHSSI L					V27				
		VCCHSSI L					W26				
		VCCHSSI L					W27				
		VCCHSSI L					Y26				
		VCCHSSI R					V14				
		VCCHSSI R					W13				
		VCCHSSI R					W14				
		VCCHSSI R					Y13				
		VCCHSSI R					Y14				
		VCCD FPLL					AM32				
		VCCD FPLL					AF20				
		VCCD FPLL					AL8				
		VCCD FPLL					H8				
		VCCD FPLL					P21				
		VCCD FPLL					H32				
		VCCD FPLL					AC29				
		VCCD FPLL					Y29				
		VCCD FPLL					AC11				
		VCCD FPLL					Y11				
		VCC AUX					AG11				
		VCC AUX					AG29				
		VCC AUX					AK20				
		VCC AUX					J20				
		VCC AUX					N11				
		VCC AUX					N29				

Note:
(1) For more information about pin definitions and pin connection guidelines, refer to the [Arria V Device Family Pin Connection Guidelines](#).



**Pin Information for the Arria® V 5AGZME7 Device
Version 1.0**

Version Number	Date	Changes Made
1.0	10/9/2012	Initial release.